

P20624.P04

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

Applicant :M. ORIHASHI et al.

Serial No. :Not Yet Assigned

Filed :Concurrently Herewith

For :RADIO RECEPTION APPARATUS

PTO
JC841 U S 5158
09/182158
02/14/01
02/14/01

CLAIM OF PRIORITY

Commissioner of Patents and Trademarks
Washington, D.C. 20231

Sir:

Applicant hereby claims the right of priority granted pursuant to 35 U.S.C. 119 based upon Japanese Application No. 2000-042267, filed February 21, 2000. As required by 37 C.F.R. 1.55, a certified copy of the Japanese application is being submitted herewith.

Respectfully submitted,
M. ORIHASHI et al.

Leslie J. Danner Reg. No.
Bruce H. Bernstein 33,329
Reg. No. 29,027

February 14, 2001
GREENBLUM & BERNSTEIN, P.L.C.
1941 Roland Clarke Place
Reston, VA 20191
(703) 716-1191

日本国特許庁
PATENT OFFICE
JAPANESE GOVERNMENT

109/782158
1841 U.S. PTO



別紙添付の書類に記載されている事項は下記の出願書類に記載さ
れる事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed
with this Office.

出願年月日

Date of Application:

2000年 2月 21日

出願番号

Application Number:

特願2000-042267

出願人

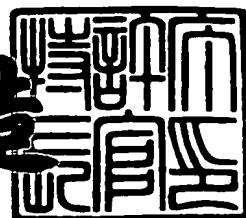
Applicant (s):

松下電器産業株式会社

2001年 1月 26日

特許庁長官
Commissioner,
Patent Office

及川耕造



出証番号 出証特2001-3000444

【書類名】 特許願

【整理番号】 2931010084

【提出日】 平成12年 2月21日

【あて先】 特許庁長官殿

【国際特許分類】 H04L 7/005

【発明者】

【住所又は居所】 神奈川県川崎市多摩区東三田3丁目10番1号 松下技研株式会社内

【氏名】 折橋 雅之

【発明者】

【住所又は居所】 神奈川県川崎市多摩区東三田3丁目10番1号 松下技研株式会社内

【氏名】 安倍 克明

【発明者】

【住所又は居所】 神奈川県川崎市多摩区東三田3丁目10番1号 松下技研株式会社内

【氏名】 ジョブ・クレオパ・ムスヤ

【発明者】

【住所又は居所】 神奈川県川崎市多摩区東三田3丁目10番1号 松下技研株式会社内

【氏名】 佐川 守一

【発明者】

【住所又は居所】 神奈川県横浜市港北区綱島東四丁目3番1号 松下通信工業株式会社内

【氏名】 米山 正義

【特許出願人】

【識別番号】 000005821

【氏名又は名称】 松下電器産業株式会社

【代理人】

【識別番号】 100097445

【弁理士】

【氏名又は名称】 岩橋 文雄

【選任した代理人】

【識別番号】 100103355

【弁理士】

【氏名又は名称】 坂口 智康

【選任した代理人】

【識別番号】 100109667

【弁理士】

【氏名又は名称】 内藤 浩樹

【手数料の表示】

【予納台帳番号】 011305

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9809938

【書類名】 明細書

【発明の名称】 ディジタル受信機

【特許請求の範囲】

【請求項1】 ディジタル通信に用いられる受信機であって、受信信号系列を記憶するシフトレジスタと、既知信号系列を記憶する既知信号記憶部と、演算系列長を与える演算長決定部と、前記既知信号記憶部から順次出力される既知信号系列のうち演算長決定部で与えられるシンボル数 s と受信信号系列のうちシンボル間隔で間引きした s シンボルの信号系列との畳込積分を演算するコンボルバと、畳込積分した信号系列の 1 シンボル分の差分ベクトルを演算する差分演算部と、差分ベクトルを順次加算する加算部と、受信信号系列を 1 サンプル分ずつずらせて同様に加算差分ベクトルを求め、ずらせた時間と加算差分ベクトルとを関連づけて記憶するメモリと、メモリに記憶されたベクトルの中から特定条件を満足する箇所を検出する検出部とからなり、受信信号から目的の既知信号系列を検出するディジタル受信機。

【請求項2】 ディジタル通信に用いられる受信機であって、受信信号系列を記憶するシフトレジスタと、 n 個 (n は 2 以上の自然数) の既知信号系列を記憶する既知信号記憶部と、既知信号系列を切り替える切り替え部と、演算系列長を与える演算長決定部と、前記既知信号記憶部から順次出力される既知信号系列のうち演算長決定部で与えられるシンボル数 s と受信信号系列のうちシンボル間隔で間引きした s シンボルの信号系列との畳込積分を演算するコンボルバと、畳込積分した信号系列の 1 シンボル分の差分ベクトルを演算する差分演算部と、差分ベクトルを順次加算する加算部と、受信信号系列を 1 サンプル分ずつずらせて同様に加算差分ベクトルを求め、既知信号系列の種類と、ずらせた時間と、加算差分ベクトルとを関連づけて記憶するメモリと、メモリに記憶されたベクトルの中から特定条件を満足する箇所を検出する検出部とからなり、受信信号から目的の既知信号系列を検出するディジタル受信機。

【請求項3】 ディジタル通信に用いられる受信機であって、受信信号系列を記憶するシフトレジスタと、既知信号系列を記憶する既知信号記憶部と、前記既知信号記憶部から順次出力される既知信号系列のうち演算長制御部で与えられる

シンボル数 s と受信信号系列のうちシンボル間隔で間引きした s シンボルの信号系列との畳込積分を演算するコンボルバと、畳込積分した信号系列の 1 シンボル分の差分ベクトルを演算する差分演算部と、差分ベクトルを順次加算する加算部と、受信信号系列を 1 サンプル分ずつずらせて同様に加算差分ベクトルを求め、ずらせた時間と加算差分ベクトルとを関連づけて記憶するメモリと、メモリに記憶されたベクトルの中から特定条件を満足する箇所を検出する検出部と、受信信号から受信状況を推定する受信状況推定部と、推定された受信状況から前記コンボルバの演算系列長を制御する演算長制御部とからなり、受信信号から目的の既知信号系列を検出するデジタル受信機。

【請求項4】 デジタル通信に用いられる受信機であって、受信信号系列を記憶するシフトレジスタと、 n 個（ n は 2 以上の自然数）の既知信号系列を記憶する既知信号記憶部と、既知信号系列を切り替える切り替え部と、前記既知信号記憶部から順次出力される既知信号系列のうち演算長制御部で与えられるシンボル数 s と受信信号系列のうちシンボル間隔で間引きした s シンボルの信号系列との畳込積分を演算するコンボルバと、畳込積分した信号系列の 1 シンボル分の差分ベクトルを演算する差分演算部と、差分ベクトルを順次加算する加算部と、受信信号系列を 1 サンプル分ずつずらせて同様に加算差分ベクトルを求め、既知信号系列の種類と、ずらせた時間と、加算差分ベクトルとを関連づけて記憶するメモリと、メモリに記憶されたベクトルの中から特定条件を満足する箇所を検出する検出部と、受信信号から受信状況を推定する受信状況推定部と、推定された受信状況から演算系列長を制御する演算長制御部とからなり、受信信号から目的の既知信号系列を検出するデジタル受信機。

【請求項5】 デジタル通信に用いられる受信機であって、受信信号系列を記憶するシフトレジスタと、既知信号系列を記憶する既知信号記憶部と、演算系列長を与える演算長決定部と、前記既知信号記憶部から順次出力される既知信号系列のうち演算長決定部で与えられるシンボル数 s と受信信号系列のうちシンボル間隔で間引きした s シンボルの信号系列との畳込積分を演算するコンボルバと、畳込積分した信号系列の 1 シンボル分の差分ベクトルを演算する差分演算部と、差分ベクトルを順次加算する加算部と、受信信号系列を 1 サンプル分ずつずら

せて同様に加算差分ベクトルを求め、ずらせた時間と加算差分ベクトルとを関連づけて記憶するメモリと、メモリに記憶されたベクトルの中から特定条件を満足する箇所を検出する検出部と、特定条件を満足したベクトルの角度から、周波数を推定する周波数推定部とからなり、受信信号から目的の既知信号系列を検出し、周波数ずれを推定するディジタル受信機。

【請求項6】 ディジタル通信に用いられる受信機であって、受信信号系列を記憶するシフトレジスタと、n個（nは2以上の自然数）の既知信号系列を記憶する既知信号記憶部と、既知信号系列を切り替える切り替え部と、演算系列長を与える演算長決定部と、前記既知信号記憶部から順次出力される既知信号系列のうち演算長決定部で与えられるシンボル数sと受信信号系列のうちシンボル間隔で間引きしたsシンボルの信号系列との畳込積分を演算するコンボルバと、畳込積分した信号系列の1シンボル分の差分ベクトルを演算する差分演算部と、差分ベクトルを順次加算する加算部と、受信信号系列を1サンプル分ずつずらせて同様に加算差分ベクトルを求め、既知信号系列の種類と、ずらせた時間と、加算差分ベクトルとを関連づけて記憶するメモリと、メモリに記憶されたベクトルの中から特定条件を満足する箇所を検出する検出部と、特定条件を満足したベクトルの角度から、周波数を推定する周波数推定部とからなり、受信信号から目的の既知信号系列を検出し、周波数ずれを推定するディジタル受信機。

【請求項7】 ディジタル通信に用いられる受信機であって、受信信号系列を記憶するシフトレジスタと、既知信号系列を記憶する既知信号記憶部と、前記既知信号記憶部から順次出力される既知信号系列のうち演算長制御部で与えられるシンボル数sと受信信号系列のうちシンボル間隔で間引きしたsシンボルの信号系列との畳込積分を演算するコンボルバと、畳込積分した信号系列の1シンボル分の差分ベクトルを演算する差分演算部と、差分ベクトルを順次加算する加算部と、受信信号系列を1サンプル分ずつずらせて同様に加算差分ベクトルを求め、ずらせた時間と加算差分ベクトルとを関連づけて記憶するメモリと、メモリに記憶されたベクトルの中から特定条件を満足する箇所を検出する検出部と、特定条件を満足したベクトルの角度から、周波数を推定する周波数推定部と、前記周波数推定部の推定結果から、前記コンボルバの演算系列長の長さを決定する演算長

制御部とからなり、受信信号から目的の既知信号系列を検出し、周波数ずれを推定するデジタル受信機。

【請求項8】 デジタル通信に用いられる受信機であって、受信信号系列を記憶するシフトレジスタと、 n 個（ n は2以上の自然数）の既知信号系列を記憶する既知信号記憶部と、既知信号系列を切り替える切り替え部と、前記既知信号記憶部から順次出力される既知信号系列のうち演算長制御部で与えられるシンボル数 s と受信信号系列のうちシンボル間隔で間引きした s シンボルの信号系列との畳込積分を演算するコンボルバと、畳込積分した信号系列の1シンボル分の差分ベクトルを演算する差分演算部と、差分ベクトルを順次加算する加算部と、受信信号系列を1サンプル分ずつずらせて同様に加算差分ベクトルを求め、既知信号系列の種類と、ずらせた時間と、加算差分ベクトルとを関連づけて記憶するメモリと、メモリに記憶されたベクトルの中から特定条件を満足する箇所を検出する検出部と、特定条件を満足したベクトルの角度から、周波数を推定する周波数推定部と、前記周波数推定部の推定結果から、前記コンボルバの演算系列長の長さを決定する演算制御部とからなり、受信信号から目的の既知信号系列を検出し、周波数ずれを推定するデジタル受信機。

【請求項9】 デジタル通信に用いられる受信機であって、受信信号系列を記憶するシフトレジスタと、既知信号系列を記憶する既知信号記憶部と、演算系列長を与える演算長決定部と、前記既知信号記憶部から順次出力される既知信号系列のうち演算長決定部で与えられるシンボル数 s と受信信号系列のうちシンボル間隔で間引きした s シンボルの信号系列との畳込積分を演算するコンボルバと、畳込積分した信号系列の1シンボル分の差分ベクトルを演算する差分演算部と、差分ベクトルを順次加算する加算部と、加算差分ベクトルの大きさを演算するパワー演算部と、受信信号系列を1サンプル分ずつずらせて同様に加算差分ベクトルパワーを求め、ずらせた時間と加算差分ベクトルパワーとを関連づけて記憶するメモリと、メモリに記憶されたベクトルパワーの中から特定条件を満足する箇所を検出する検出部とからなり、受信信号から目的の既知信号系列を検出するデジタル受信機。

【請求項10】 デジタル通信に用いられる受信機であって、受信信号系列

を記憶するシフトレジスタと、 n 個（ n は2以上の自然数）の既知信号系列を記憶する既知信号記憶部と、既知信号系列を切り替える切り替え部と、演算系列長を与える演算長決定部と、前記既知信号記憶部から順次出力される既知信号系列のうち演算長決定部で与えられるシンボル数 s と受信信号系列のうちシンボル間隔で間引きした s シンボルの信号系列との畳込積分を演算するコンボルバと、畳込積分した信号系列の1シンボル分の差分ベクトルを演算する差分演算部と、差分ベクトルを順次加算する加算部と、加算差分ベクトルの大きさを演算するパワー演算部と、受信信号系列を1サンプル分ずつずらせて同様に加算差分ベクトルを求め、既知信号系列の種類と、ずらせた時間と、加算差分ベクトルとを関連づけて記憶するメモリと、メモリに記憶されたベクトルの中から特定条件を満足する箇所を検出する検出部とからなり、受信信号から目的の既知信号系列を検出するデジタル受信機。

【請求項11】 コンボルバの演算系列長が既知信号系列長より小さいことを特徴とする請求項1、2、3、4、5、6、9、10のいずれか記載のデジタル受信機。

【請求項12】 検出回数に応じてコンボルバの演算系列長を変化させることを特徴とする請求項1、2、5、6、9、10のいずれか記載のデジタル受信機。

【請求項13】 想定される受信状況に応じ、受信状態が悪ければ演算系列長を大きく、受信状態が良好であれば演算系列長を小さく設定することを特徴とする請求項1、2、5、6、9、10のいずれか記載のデジタル受信機。

【請求項14】 メモリに記憶されたベクトルの中で、その大きさが最大となる1箇所を検出することを特徴とする請求項1、2、3、4、5、6、7、8のいずれか記載のデジタル受信機。

【請求項15】 メモリに記憶されたベクトルの中で、その大きさが最大のものから m 箇所（ m は2以上の自然数）を検出することを特徴とする請求項1、2、3、4、5、6、7、8のいずれか記載のデジタル受信機。

【請求項16】 メモリに記憶されたベクトルの中で、その大きさが予め定めておいた閾値を超える箇所を検出することを特徴とする請求項1、3、5、7の

いずれか記載のディジタル受信機。

【請求項17】 受信信号系列が1シンボル当たり2以上のサンプルが行われていることを特徴とする請求項1、2、3、4、5、6、7、8、9、10のいずれか記載のディジタル受信機。

【請求項18】 第一の既知信号系列について加算差分ベクトルを求めた後、第二の既知信号系列の加算差分ベクトルを求め、以下同様に全部の既知信号系列について加算差分ベクトルを求めた後、メモリに記憶されたベクトルの中で、その大きさが最大となる箇所から、送信された既知信号系列の種類も併せて検出すこと特徴とする請求項2、4、6、8、10記載のディジタル受信機。

【請求項19】 演算長制御部が、推定される受信状況に応じ、演算系列長を制御することを特徴とする請求項3、4記載のディジタル受信機。

【請求項20】 演算長制御部が、推定される受信状況と、検出回数に応じてコンボルバの演算系列長を変化させることを特徴とする請求項3、4記載のディジタル受信機。

【請求項21】 メモリに記憶されたベクトルの中で、そのベクトル角度から周波数ずれも併せて検出することを特徴とする請求項5、6、7、8のいずれか記載のディジタル受信機。

【請求項22】 演算長制御部が、周波数推定部の推定結果が目的の周波数に近づくにつれ演算系列長を大きくするよう制御することを特徴とする請求項7、8記載のディジタル受信機。

【請求項23】 メモリに記憶されたベクトルパワーの中で、その大きさが最大となる1箇所を検出することを特徴とする請求項9、10記載のディジタル受信機。

【請求項24】 メモリに記憶されたベクトルパワーの中で、その大きさが最大のものからm箇所（mは2以上の自然数）を検出することを特徴とする請求項9、10記載のディジタル受信機。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明はデジタル通信に用いられるデジタル受信機に関するものである。

【0002】

【従来の技術】

デジタル通信において、送信機と受信機が時間同期をとることは非常に重要な技術である。一般に時間同期を行うために既知信号系列を用いることが多く、それとの相関値を用いた同期が行われる。特に、電源投入直後などの、周波数、時間ともにずれた状態での、同期は困難である一方、高感度で高精度な性能が要求される。このような周波数ずれにも対応した時間同期方法として、特開平8-252966号公報に示された技術などが知られている。

【0003】

【発明が解決しようとする課題】

しかしながら、先に示した周波数ずれに対応した時間同期方法は、1シンボル間のベクトル差分を求める遅延検波と同一の原理を用いているため、感度は3dB近く劣化しまう。そのため、従来の方式では受信信号の品質をあまり期待できないような長距離での通信や、出力電波の弱い通信システムでは、高い性能を期待することは困難である。

【0004】

本発明は、周波数ずれに対応したベクトル差分法を用いながらも、その感度を大幅に向上し、受信信号が微弱な通信環境においても、安定した同期方式を得ることが出来るデジタル受信機を提供することを目的としている。

【0005】

【課題を解決するための手段】

この問題を解決するために本発明では、差分ベクトルを演算する前にベクトルの加算処理を行っている。この加算処理により、信号成分はベクトル加算、誤差成分はパワー加算となるため、相対的に信号対ノイズ比(CNR)が向上するといった有利な特徴が得られる。

【0006】

【発明の実施の形態】

本発明の請求項1に記載の発明は、デジタル通信に用いられる受信機であつ

て、受信信号系列を記憶するシフトレジスタと、既知信号系列を記憶する既知信号記憶部と、演算系列長を与える演算長決定部と、前記既知信号記憶部から順次出力される既知信号系列のうち演算長決定部で与えられるシンボル数 s と受信信号系列のうちシンボル間隔で間引きした s シンボルの信号系列との畳込積分を演算するコンボルバと、畳込積分した信号系列の 1 シンボル分の差分ベクトルを演算する差分演算部と、差分ベクトルを順次加算する加算部と、受信信号系列を 1 サンプル分ずつずらせて同様に加算差分ベクトルを求め、ずらせた時間と加算差分ベクトルとを関連づけて記憶するメモリと、メモリに記憶されたベクトルの中から特定条件を満足する箇所を検出する検出部とからなる、受信信号から目的の既知信号系列を検出するデジタル受信機としたものであり、信号対ノイズ比 (CNR) の劣悪な環境のもとで受信した受信信号系列から、安定した性能で、既知信号系列の受信時間の検出を可能にするといった作用を有している。

【0007】

本発明の請求項 2 に記載の発明は、デジタル通信に用いられる受信機であって、受信信号系列を記憶するシフトレジスタと、 n 個 (n は 2 以上の自然数) の既知信号系列を記憶する既知信号記憶部と、演算系列長を与える演算長決定部と、既知信号系列を切り替える切り替え部と、前記既知信号記憶部から順次出力される既知信号系列のうち演算長決定部で与えられるシンボル数 s と受信信号系列のうちシンボル間隔で間引きした s シンボルの信号系列との畳込積分を演算するコンボルバと、畳込積分した信号系列の 1 シンボル分の差分ベクトルを演算する差分演算部と、差分ベクトルを順次加算する加算部と、受信信号系列を 1 サンプル分ずつずらせて同様に加算差分ベクトルを求め、既知信号系列の種類と、ずらせた時間と、加算差分ベクトルとを関連づけて記憶するメモリと、メモリに記憶されたベクトルの中から特定条件を満足する箇所を検出する検出部とからなる、受信信号から目的の既知信号系列を検出するデジタル受信機としたものであり、CNR の劣悪な環境のもとで受信した受信信号系列から、安定した性能で、複数の既知信号系列候補の中から送られた既知信号系列と受信時間の検出を可能にするといった作用を有している。

【0008】

本発明の請求項3に記載の発明は、ディジタル通信に用いられる受信機であつて、受信信号系列を記憶するシフトレジスタと、既知信号系列を記憶する既知信号記憶部と、前記既知信号記憶部から順次出力される既知信号系列のうち演算長制御部で与えられるシンボル数 s と受信信号系列のうちシンボル間隔で間引きした s シンボルの信号系列との畳込積分を演算するコンボルバと、畳込積分した信号系列の1シンボル分の差分ベクトルを演算する差分演算部と、差分ベクトルを順次加算する加算部と、受信信号系列を1サンプル分ずつずらせて同様に加算差分ベクトルを求め、ずらせた時間と加算差分ベクトルとを関連づけて記憶するメモリと、メモリに記憶されたベクトルの中から特定条件を満足する箇所を検出する検出部と、受信信号から受信状況を推定する受信状況推定部と、推定された受信状況から前記コンボルバの演算系列長を制御する演算長制御部とからなる、受信信号から目的の既知信号系列を検出するディジタル受信機としたものであり、推定したCNRから最適な演算系列長 s を変化させながら、受信した受信系列から、CNR環境に適応しながら適切に既知信号系列の受信時間の検出を可能にするといった作用を有している。

【0009】

本発明の請求項4に記載の発明は、ディジタル通信に用いられる受信機であつて、受信信号系列を記憶するシフトレジスタと、 n 個（ n は2以上の自然数）の既知信号系列を記憶する既知信号記憶部と、既知信号系列を切り替える切り替え部と、前記既知信号記憶部から順次出力される既知信号系列のうち演算長制御部で与えられるシンボル数 s と受信信号系列のうちシンボル間隔で間引きした s シンボルの信号系列との畳込積分を演算するコンボルバと、畳込積分した信号系列の1シンボル分の差分ベクトルを演算する差分演算部と、差分ベクトルを順次加算する加算部と、受信信号系列を1サンプル分ずつずらせて同様に加算差分ベクトルを求め、既知信号系列の種類と、ずらせた時間と、加算差分ベクトルとを関連づけて記憶するメモリと、メモリに記憶されたベクトルの中から特定条件を満足する箇所を検出する検出部と、受信信号から受信状況を推定する受信状況推定部と、推定された受信状況から演算系列長を制御する演算長制御部とからなる、受信信号から目的の既知信号系列を検出するディジタル受信機としたものあり

、推定したCNRから最適な演算系列長を変化させながら、受信した受信系列から、CNR環境に適応しながら、複数の既知信号系列候補の中から送られた既知信号系列と受信時間の検出を可能にするといった作用を有している。

【0010】

本発明の請求項5に記載の発明は、デジタル通信に用いられる受信機であつて、受信信号系列を記憶するシフトレジスタと、既知信号系列を記憶する既知信号記憶部と、演算系列長を与える演算長決定部と、前記既知信号記憶部から順次出力される既知信号系列のうち演算長決定部で与えられるシンボル数sと受信信号系列のうちシンボル間隔で間引きしたsシンボルの信号系列との疊込積分を演算するコンボルバと、疊込積分した信号系列の1シンボル分の差分ベクトルを演算する差分演算部と、差分ベクトルを順次加算する加算部と、受信信号系列を1サンプル分ずつずらせて同様に加算差分ベクトルを求め、ずらせた時間と加算差分ベクトルとを関連づけて記憶するメモリと、メモリに記憶されたベクトルの中から特定条件を満足する箇所を検出する検出部と、特定条件を満足したベクトルの角度から、周波数を推定する周波数推定部とからなる、受信信号から目的の既知信号系列を検出し、周波数ずれを推定するデジタル受信機としたものであり、CNRの劣悪な環境のもとで受信した受信信号系列から、安定した性能で、既知信号系列の受信時間と周波数の検出を可能にするといった作用を有している。

【0011】

本発明の請求項6に記載の発明は、デジタル通信に用いられる受信機であつて、受信信号系列を記憶するシフトレジスタと、既知信号系列を記憶する既知信号記憶部と、演算系列長を与える演算長決定部と、前記既知信号記憶部から順次出力される既知信号系列のうち演算長決定部で与えられるシンボル数sと受信信号系列のうちシンボル間隔で間引きしたsシンボルの信号系列との疊込積分を演算するコンボルバと、疊込積分した信号系列の1シンボル分の差分ベクトルを演算する差分演算部と、差分ベクトルを順次加算する加算部と、受信信号系列を1サンプル分ずつずらせて同様に加算差分ベクトルを求め、ずらせた時間と加算差分ベクトルとを関連づけて記憶するメモリと、メモリに記憶されたベクトルの中から特定条件を満足する箇所を検出する検出部と、特定条件を満足したベクトル

の角度から、周波数を推定する周波数推定部とからなる、受信信号から目的の既知信号系列を検出し、周波数ずれを推定するディジタル受信機としたものであり、CNRの劣悪な環境のもとで受信した受信信号系列から、安定した性能で、複数の既知信号系列候補の中から送られた既知信号系列と受信時間及び周波数の検出を可能にするといった作用を有している。

【0012】

本発明の請求項7に記載の発明は、ディジタル通信に用いられる受信機であって、受信信号系列を記憶するシフトレジスタと、既知信号系列を記憶する既知信号記憶部と、前記既知信号記憶部から順次出力される既知信号系列のうち演算長制御部で与えられるシンボル数sと受信信号系列のうちシンボル間隔で間引きしたsシンボルの信号系列との畳込積分を演算するコンボルバと、畳込積分した信号系列の1シンボル分の差分ベクトルを演算する差分演算部と、差分ベクトルを順次加算する加算部と、受信信号系列を1サンプル分ずつずらせて同様に加算差分ベクトルを求め、ずらせた時間と加算差分ベクトルとを関連づけて記憶するメモリと、メモリに記憶されたベクトルの中から特定条件を満足する箇所を検出する検出部と、特定条件を満足したベクトルの角度から、周波数を推定する周波数推定部と、前記周波数推定部の推定結果から、前記コンボルバの演算系列長の長さを決定する演算長制御部とからなる、受信信号から目的の既知信号系列を検出し、周波数ずれを推定するディジタル受信機したものであり、推定した周波数から最適な演算系列長を変化させながら、受信した受信系列から安定した性能で、既知信号系列の受信時間と周波数の検出を可能にするといった作用を有している。

【0013】

本発明の請求項8に記載の発明は、ディジタル通信に用いられる受信機であって、受信信号系列を記憶するシフトレジスタと、n個（nは2以上の自然数）の既知信号系列を記憶する既知信号記憶部と、既知信号系列を切り替える切り替え部と、前記既知信号記憶部から順次出力される既知信号系列のうち演算長制御部で与えられるシンボル数sと受信信号系列のうちシンボル間隔で間引きしたsシンボルの信号系列との畳込積分を演算するコンボルバと、畳込積分した信号系列

の1シンボル分の差分ベクトルを演算する差分演算部と、差分ベクトルを順次加算する加算部と、受信信号系列を1サンプル分ずつずらせて同様に加算差分ベクトルを求め、既知信号系列の種類と、ずらせた時間と、加算差分ベクトルとを関連づけて記憶するメモリと、メモリに記憶されたベクトルの中から特定条件を満足する箇所を検出する検出部と、特定条件を満足したベクトルの角度から、周波数を推定する周波数推定部と、前記周波数推定部の推定結果から、前記コンボルバの演算系列長の長さを決定する演算制御部とからなる、受信信号から目的の既知信号系列を検出し、周波数ずれを推定するデジタル受信機としたものであり、推定した周波数から最適な演算系列長を変化させながら、受信した受信系列から安定した性能で、複数の既知信号系列候補の中から送られた既知信号系列と受信時間及び周波数の検出を可能にするといった作用を有している。

【0014】

本発明の請求項9に記載の発明は、デジタル通信に用いられる受信機であって、受信信号系列を記憶するシフトレジスタと、既知信号系列を記憶する既知信号記憶部と、演算系列長を与える演算長決定部と、前記既知信号記憶部から順次出力される既知信号系列のうち演算長決定部で与えられるシンボル数sと受信信号系列のうちシンボル間隔で間引きしたsシンボルの信号系列との畳込積分を演算するコンボルバと、畳込積分した信号系列の1シンボル分の差分ベクトルを演算する差分演算部と、差分ベクトルを順次加算する加算部と、加算差分ベクトルの大きさを演算するパワー演算部と、受信信号系列を1サンプル分ずつずらせて同様に加算差分ベクトルパワーを求め、ずらせた時間と加算差分ベクトルパワーとを関連づけて記憶するメモリと、メモリに記憶されたベクトルパワーの中から特定条件を満足する箇所を検出する検出部とからなる、受信信号から目的の既知信号系列を検出するデジタル受信機としたものであり、CNRの劣悪な環境のもとで受信した受信信号系列から、安定した性能で、既知信号系列の受信時間の検出を可能にするといった作用を有している。

【0015】

本発明の請求項10に記載の発明は、デジタル通信に用いられる受信機であって、受信信号系列を記憶するシフトレジスタと、n個（nは2以上の自然数）

の既知信号系列を記憶する既知信号記憶部と、既知信号系列を切り替える切り替え部と、演算系列長を与える演算長決定部と、前記既知信号記憶部から順次出力される既知信号系列のうち演算長決定部で与えられるシンボル数 s と受信信号系列のうちシンボル間隔で間引きした s シンボルの信号系列との疊込積分を演算するコンボルバと、疊込積分した信号系列の 1 シンボル分の差分ベクトルを演算する差分演算部と、差分ベクトルを順次加算する加算部と、加算差分ベクトルの大きさを演算するパワー演算部と、受信信号系列を 1 サンプル分ずつずらせて同様に加算差分ベクトルを求め、既知信号系列の種類と、ずらせた時間と、加算差分ベクトルとを関連づけて記憶するメモリと、メモリに記憶されたベクトルの中から特定条件を満足する箇所を検出する検出部とからなる、受信信号から目的の既知信号系列を検出するデジタル受信機としたものであり、CNR の劣悪な環境のもとで受信した受信信号系列から、安定した性能で、複数の既知信号系列候補の中から送られた既知信号系列と受信時間の検出を可能にするといった作用を有している。

以下、本発明の実施の形態について図 1 から図 6 を用いて説明する。

【0016】

(実施の形態 1)

図 1 を用いて第 1 の発明の実施の形態について説明する。

図 1 において、101 は受信部、102 はシフトレジスタ、103 は既知信号記憶部、104 はコンボルバ、105 は差分演算部、106 は加算部、107 はメモリ、108 は検出部、28 は演算長決定部、20 は復調信号、111 は受信信号、112 は既知信号、113 は短期相関信号、114 は相関差分信号、115 は加算差分信号、116 は相関信号、117 は検出信号、119 は演算系列長である。

【0017】

以上のように構成されたデジタル受信機について、図 1 を用いてその動作について説明する。まず、送信機から送られてきた信号は受信部 101 により復調され、復調信号 110 が出力される。シフトレジスタ 102 は復調信号 110 を記憶し、推定範囲の先頭 (時間 $t + 0$) から、演算長決定部 118 で与えられる

演算系列長 119 (s とする) s シンボル分を受信信号 111 へ出力する (ここでは演算系列長 $s = 4$ とする)。既知信号記憶部 103 は既知信号の先頭から s シンボル分 (同上 $s = 4$) を既知信号 112 へ出力する。コンボルバ 104 は、受信信号 111 と既知信号 112 との相関をとり、短期相関信号 113 を出力する。これを時間 ($t + 0$) での短期相関信号とする。

次に、シフトレジスタ 102 は 1 シンボルずらせた時間 ($t + 1$) シンボルからの 4 シンボル分を受信信号 111 へ出力する。既知信号記憶部 103 は 2 シンボル目から 4 シンボル分を既知信号 112 へ出力する。コンボルバ 104 は前述と同様に時間 ($t + 1$) の短期相関信号 113 を出力する。このようにして短期相関信号 113 は時間 ($t + 0$) から時間 ($t + N - 4$) が計算される (N は既知信号系列の信号長)。計算された短期相関信号 113 は、順次、差分演算部 105 へ送られ、差分演算部 105 は短期相関信号 113 の 1 シンボル間の差分ベクトルを演算し相関差分信号 114 を出力する。このようにして相関差分信号 114 は既知信号 112 の 1 系列分が求められ、加算部 106 により加算され時間 ($t + 0$) の加算差分信号 115 が出力される。

【0018】

同様にして、 t を $t + 1$ に置き換えた時間 ($t + 1$) の加算差分信号 115 を計算する。このように時間 ($t + 0$) から時間 ($t + M - 1$) までの加算差分信号 115 をメモリ 107 に記憶する。このとき、メモリ 107 へは格納場所と加算差分信号 115 に対応する時間情報を、たとえば、格納場所 = 時間情報となるような規則に従って記憶することで後述の検出部 108 から時間情報を取り出すことが容易になる。

【0019】

検出部 108 はメモリ 107 から出力される相関信号 116 のベクトル系列の大きさを順次計算し、そのうちで最大の大きさを持つ相関信号 116 を検索し、その大きさと記憶場所、及び、そのベクトル情報を求め、これら検出情報を検出信号 117 へ出力する。

【0020】

このとき、一般に、大きさは受信信号 101 と検索すべき既知信号 112 との

相関値を表しており、これが大きいほど確からしい情報であるといえる。次に、記憶場所は、前述の通り、時間情報に強い関連があるため、時間情報への変換は容易である。このときの時間情報は、検索すべき既知信号112が、その受信信号101の検出された時間にあることを示している。このため、たとえば、同期信号がバーストの特定の場所に挿入されているようなシステムにおいて、この同期信号を既知信号112とし、受信バースト信号を復調信号110とする事で、復調信号110内の同期信号を検出することが可能となり、ひいてはシステムとの同期を図ることができる。

【0021】

また、検出部108が、相関信号116の最大からm個のピーク位置とベクトルを検出することで、伝搬経路の違いによって発生するマルチパスといった状態を推定することも可能である。

【0022】

以上、図1を用いて第1の発明の実施の形態について説明した。本説明では演算長決定部118で与えられる演算系列長119(s)が4の場合について説明を行ったが、演算系列長sは大きいほど、ノイズの平均化の効果が大きい。たとえばs=4とすることで平均化による特性向上が見込めるため、同期などを行うときの受信環境条件が大幅に緩和され、特に劣悪なCNRの環境で大きな効果を期待できる。その反面、周波数ずれの影響で各シンボル毎に位相がずれてしまうため、演算系列長sを大きくすると周波数ずれなどの影響を受けやすくなるといった課題もある。このため、演算系列長sの大きさを既知信号系列長と同じ位に大きくすることは好ましくない場合もある。この演算系列長sの適正值はシンボルレートや、周波数精度、システム設計などの条件で左右されるが、一般に周波数精度はシンボルレートに対して十分高いため、s=4~6までの範囲であれば問題が起こることは少ない。

【0023】

また、相関信号116のピーク位置から、その既知信号112の存在する時間を推定する方法について述べた。しかし、相関信号116は他に様々な特性を有しており、たとえば、複数のピークを検出することで、マルチパス環境の推定に

も用いることが可能であることは前述の通りである。

【0024】

さらに、説明では1シンボル当たり1サンプルを例として取り上げたが、加算差分信号115の時間ステップを1/4とする($t+0, t+1/4, t+2/4, t+3/4, t+1, t+5/4, \dots$)ことで、1シンボル当たり4サンプルについても実現可能である。当然、このステップをその他に変更する事でどのようなサンプルに対しても対応可能であることは明白である。

【0025】

(実施の形態2)

図2を用いて第2の発明の実施の形態について説明する。

図2において、201は復調部、202はシフトレジスタ、203は既知信号系列記憶部、204は切り替え部、205はコンボルバ、206は差分演算部、207は加算部、208はメモリ、209は検出部、219は演算長決定部、210は復調信号、211は受信信号、212は既知信号、213は選択既知信号、214は短期相関信号、215は相関差分信号、216は加算差分信号、217は相関信号、218は検出信号、220は演算系列長である。

【0026】

以上のように構成されたディジタル受信機について、図2を用いてその動作について説明する。まず、送信機から送られてきた信号は受信部201により復調され、復調信号210が出力される。シフトレジスタ202は復調信号210を記憶し、推定範囲の先頭(時間 $t+0$)から、演算長決定部219で与えられる演算系列長220(s とする) s シンボル分を受信信号211へ出力する(ここでは演算系列長 $s=4$ とする)。切り替え部204は n 種類ある既知信号記憶部203のうち1つを選択し、選択された既知信号の先頭から s シンボル分(同上 $s=4$)を選択既知信号213へ出力する。コンボルバ205は、受信信号211と選択既知信号213との相関をとり、短期相関信号214を出力する。これを時間($t+0$)での短期相関信号とする。

【0027】

次に、シフトレジスタ202は1シンボルずらせた時間($t+1$)シンボルか

らの4シンボル分を受信信号211へ出力する。既知信号記憶部203は2シンボル目から4シンボル分を選択既知信号213へ出力する。コンボルバ205は前述と同様に時間($t+1$)の短期相関信号214を出力する。このようにして短期相関信号214は時間($t+0$)から時間($t+N-4$)が計算される(N は既知信号系列の信号長)。計算された短期相関信号214は、順次、差分演算部206へ送られ、差分演算部206は短期相関信号214の1シンボル間の差分ベクトルを演算し相関差分信号215を出力する。このようにして相関差分信号215は選択既知信号213の1系列分が求められ、加算部207により加算され時間($t+0$)の加算差分信号216が出力される。

【0028】

同様にして、 t を $t+1$ に置き換えた時間($t+1$)の加算差分信号216を計算する。このように時間($t+0$)から時間($t+M-1$)までの加算差分信号216をメモリ208に記憶する。

【0029】

第1の既知信号系列212の演算が終了したら、切り替え部204は第2の既知信号系列212を選択し、用意してある全ての(或いは一部の)既知信号系列212を演算し終えるまで、上述の操作を行う。

【0030】

このとき、メモリ208へは格納場所と既知信号系列の種類と加算差分信号216に対応する時間情報を、たとえば、格納場所=(既知信号系列情報、時間情報)となるような規則に従って記憶することで後述の検出部209から既知信号系列及び時間情報を取り出すことが容易になる。

【0031】

検出部209はメモリ208から出力される相関信号217のベクトル系列の大きさを順次計算し、そのうちで最大の大きさを持つ相関信号217を検索し、その大きさと記憶場所、対応する既知信号系列、及び、そのベクトル情報を求め、これらの検出情報を検出信号218に出力する。

【0032】

このとき、一般に、大きさは受信信号201と検索すべき既知信号212との

相関値を表しており、これが大きいほど確からしい情報であるといえる。次に、記憶場所は、前述の通り、時間情報に強い関連があるため、時間情報への変換は容易である。このときの時間情報は、検索すべき既知信号212が、その受信信号201の検出された時間にあることを示している。このため、たとえば、複数種類の同期信号がバーストの特定の場所に挿入されているようなシステムにおいて、この同期信号を既知信号212とし、受信バースト信号を復調信号210とする事で、復調信号210内の同期信号の種類と場所を検出することが可能となり、ひいてはシステムとの同期を図ることができる。

【0033】

また、検出部209が、相関信号217の最大からm個のピーク位置とベクトルを検出することで、伝搬経路の違いによって発生するマルチパスといった状態を推定することも可能である。

【0034】

以上、図2を用いて第2の発明の実施の形態について説明した。本説明では演算系列長220(s)が4の場合について説明を行ったが、演算系列長sは大きいほど、ノイズの平均化の効果が大きい。たとえばs=4とすることで平均化による特性向上が見込めるため、同期などを行うときの受信環境条件が大幅に緩和され、特に劣悪なCNRの環境で大きな効果を期待できる。その反面、周波数ずれの影響で各シンボル毎に位相がずれてしまうため、演算系列長sを大きくすると周波数ずれなどの影響を受けやすくなるといった課題もある。

【0035】

このため、演算系列長sの大きさを既知信号系列長と同じ位に大きくすることは好ましくない場合もある。この演算系列長sの適正值はシンボルレートや、周波数精度、システム設計などの条件で左右されるが、一般に周波数精度はシンボルレートに対して十分高いため、s=4~6までの範囲であれば問題が起こることは少ない。

【0036】

また、相関信号217のピーク位置から、対応する既知信号212とその既知信号212の存在する時間を推定する方法について述べた。しかし、相関信号2

17は他に様々な特性を有しており、たとえば、複数のピークを検出することで、マルチバス環境の推定にも用いることが可能であることは前述の通りである。

【0037】

さらに、説明では1シンボル当たり1サンプルを例として取り上げたが、加算差分信号115の時間ステップを $1/4$ とする($t+0, t+1/4, t+2/4, t+3/4, t+1, t+5/4, \dots$)ことで、1シンボル当たり4サンプルについても実現可能である。当然、このステップをその他に変更する事でどのようなサンプルに対しても対応可能であることは明白である。

【0038】

(実施の形態3)

図3を用いて第3の発明の実施の形態について説明する。

図3において、301は受信部、302はシフトレジスタ、303は既知信号記憶部、304はコンボルバ、305は差分演算部、306は加算部、307はメモリ、308は検出部、309は周波数推定部、319は演算長決定部、310は復調信号、311は受信信号、312は既知信号、313は短期相関信号、314は相関差分信号、315は加算差分信号、316は相関信号、317は検出信号、318は推定周波数、320は演算系列長である。

【0039】

以上のように構成されたディジタル受信機について、図3を用いてその動作について説明する。まず、送信機から送られてきた信号は受信部301により復調され、復調信号310が出力される。シフトレジスタ302は復調信号310を記憶し、推定範囲の先頭(時間 $t+0$)から、演算長決定部319で与えられる演算系列長320(s とする) s シンボル分を受信信号311へ出力する(ここでは演算系列長 $s=4$ とする)。既知信号記憶部303は既知信号の先頭から s シンボル分(同上 $s=4$)を既知信号312へ出力する。コンボルバ304は、受信信号311と既知信号312との相関をとり、短期相関信号313を出力する。これを時間($t+0$)での短期相関信号とする。

【0040】

次に、シフトレジスタ302は1シンボルずらせた時間($t+1$)シンボルか

らの4シンボル分を受信信号311へ出力する。既知信号記憶部303は2シンボル目から4シンボル分を既知信号312へ出力する。コンボルバ304は前述と同様に時間($t+1$)の短期相関信号313を出力する。このようにして短期相関信号313は時間($t+0$)から時間($t+N-4$)が計算される(N は既知信号系列の信号長)。計算された短期相関信号313は、順次、差分演算部305へ送られ、差分演算部305は短期相関信号313の1シンボル間の差分ベクトルを演算し相関差分信号314を出力する。このようにして相関差分信号314は既知信号312の1系列分が求められ、加算部306により加算され時間($t+0$)の加算差分信号315が出力される。

【0041】

同様にして、 t を $t+1$ に置き換えた時間($t+1$)の加算差分信号315を計算する。このように時間($t+0$)から時間($t+M-1$)までの加算差分信号315をメモリ307に記憶する。このとき、メモリ307へは格納場所と加算差分信号315に対応する時間情報を、たとえば、格納場所=時間情報となるような規則に従って記憶することで後述の検出部308から時間情報を取り出すことが容易になる。

【0042】

検出部308はメモリ307から出力される相関信号316のベクトル系列の大きさを順次計算し、そのうちで最大の大きさを持つ相関信号316を検索し、その大きさと記憶場所、及び、そのベクトル情報を求め、これらの検出情報を検出信号317へ出力する。

【0043】

このとき、一般に、大きさは受信信号301と検索すべき既知信号312との相関値を表しており、これが大きいほど確からしい情報であるといえる。次に、記憶場所は、前述の通り、時間情報に強い関連があるため、時間情報への変換は容易である。このときの時間情報は、検索すべき既知信号312が、その受信信号301の検出された時間にあることを示している。このため、たとえば、同期信号がバーストの特定の場所に挿入されているようなシステムにおいて、この同期信号を既知信号312とし、受信バースト信号を復調信号310とする事で、

復調信号310内の同期信号を検出することが可能となり、ひいてはシステムとの同期を図ることができる。

【0044】

また、検出部308が、相関信号316の最大からm個のピーク位置とベクトルを検出することで、伝搬経路の違いによって発生するマルチパスといった状態を推定することも可能である。

【0045】

さらに、この相関信号316は受信信号311と既知信号312の畳み込み演算を行い、情報成分を除去し、その差分ベクトルを用いているため、そのベクトルの角度に周波数の成分が含まれている。周波数推定部309は検出部308から出力される検出信号317からその周波数成分を検出、推定周波数318を出力する。この推定周波数318は、一般に送信機と受信機との周波数ずれとして用いることが可能であり、たとえば推定周波数318を周波数制御の制御信号として用いることもできる。

【0046】

以上、図3を用いて第3の発明の実施の形態について説明した。本説明では演算系列長320(s)が4の場合について説明を行ったが、演算系列長sは大きいほど、ノイズの平均化の効果が大きい。たとえばs=4とすることで平均化による特性向上が見込めるため、同期などを行うときの受信環境条件が大幅に緩和され、特に劣悪なCNRの環境で大きな効果を期待できる。その反面、周波数ずれの影響で各シンボル毎に位相がずれてしまうため、演算系列長sを大きくすると周波数ずれなどの影響を受けやすくなるといった課題もある。このため、演算系列長sの大きさを既知信号系列長と同じ位に大きくすることは好ましくない場合もある。この演算系列長sの適正值はシンボルレートや、周波数精度、システム設計などの条件で左右されるが、一般に周波数精度はシンボルレートに対して十分高いため、s=4~6までの範囲であれば問題が起こることは少ない。

【0047】

差分演算部305については、1シンボル間の差分ベクトルを求める場合について説明をしたが、これを2シンボル間の差分ベクトルとすることで、周波数に

対する差分ベクトル314の変化量が倍になるため、CNRが十分で、かつ周波数精度を向上させたい場合には、演算のシンボル間隔を大きくするとよい。

【0048】

また、相関信号316のピーク位置から、その既知信号312の存在する時間を推定する方法について述べた。しかし、相関信号316は他に様々な特性を有しており、たとえば、複数のピークを検出することで、マルチパス環境の推定にも用いることが可能であることは前述の通りである。

【0049】

さらに、説明では1シンボル当たり1サンプルを例として取り上げたが、加算差分信号315の時間ステップを $1/4$ とする($t+0, t+1/4, t+2/4, t+3/4, t+1, t+5/4, \dots$)ことで、1シンボル当たり4サンプルについても実現可能である。当然、このステップをその他に変更する事でどのようなサンプルに対しても対応可能であることは明白である。

【0050】

(実施の形態4)

図4を用いて第4の発明の実施の形態について説明する。

図4において、401は復調部、402はシフトレジスタ、403は既知信号系列記憶部、404は切り替え部、405はコンボルバ、406は差分演算部、407は加算部、408はメモリ、409は検出部、410は周波数推定部、411は演算長決定部、420は復調信号、421は受信信号、422は既知信号、423は選択既知信号、424は短期相関信号、425は相関差分信号、426は加算差分信号、427は相関信号、428は検出信号、429は推定周波数、430は演算系列長である。

【0051】

以上のように構成されたディジタル受信機について、図4を用いてその動作について説明する。まず、送信機から送られてきた信号は受信部401により復調され、復調信号420が出力される。シフトレジスタ402は復調信号420を記憶し、推定範囲の先頭(時間 $t+0$)から、演算長決定部411で与えられる演算系列長430(sとする)sシンボル分を受信信号421へ出力する(ここ

では演算系列長 $s = 4$ とする）。切り替え部 404 は n 種類ある既知信号記憶部 403 のうち 1 つを選択し、選択された既知信号の先頭から s シンボル分（同上 $s = 4$ ）を選択既知信号 423 へ出力する。コンボルバ 405 は、受信信号 421 と選択既知信号 423 との相関をとり、短期相関信号 424 を出力する。これを時間 $(t + 0)$ での短期相関信号とする。

【0052】

次に、シフトレジスタ 402 は 1 シンボルずらせた時間 $(t + 1)$ シンボルからの 4 シンボル分を受信信号 421 へ出力する。既知信号記憶部 403 は 2 シンボル目から 4 シンボル分を選択既知信号 423 へ出力する。コンボルバ 405 は前述と同様に時間 $(t + 1)$ の短期相関信号 424 を出力する。

【0053】

このようにして短期相関信号 424 は時間 $(t + 0)$ から時間 $(t + N - 4)$ が計算される（ N は既知信号系列の信号長）。計算された短期相関信号 424 は、順次、差分演算部 406 へ送られ、差分演算部 406 は短期相関信号 424 の 1 シンボル間の差分ベクトルを演算し相関差分信号 425 を出力する。このようにして相関差分信号 425 は選択既知信号 423 の 1 系列分が求められ、加算部 407 により加算され時間 $(t + 0)$ の加算差分信号 426 が出力される。

【0054】

同様にして、 t を $t + 1$ に置き換えた時間 $(t + 1)$ の加算差分信号 426 を計算する。このように時間 $(t + 0)$ から時間 $(t + M - 1)$ までの加算差分信号 426 をメモリ 408 に記憶する。

【0055】

第 1 の既知信号系列 422 の演算が終了したら、切り替え部 404 は第 2 の既知信号系列 422 を選択し、用意してある全ての（或いは一部の）既知信号系列 422 を演算し終えるまで、上述の操作を行う。

【0056】

このとき、メモリ 408 へは格納場所と既知信号系列の種類と加算差分信号 426 に対応する時間情報を、たとえば、格納場所 =（既知信号系列情報、時間情報）となるような規則に従って記憶することで後述の検出部 409 から既知信号

系列及び時間情報を取り出すことが容易になる。

【0057】

検出部409はメモリ408から出力される相関信号427のベクトル系列の大きさを順次計算し、そのうちで最大の大きさを持つ相関信号427を検索し、その大きさと記憶場所、対応する既知信号系列、及び、そのベクトル情報を求め、これらの検出情報を検出信号428に出力する。

【0058】

このとき、一般に、大きさは受信信号401と検索すべき既知信号422との相関値を表しており、これが大きいほど確からしい情報であるといえる。次に、記憶場所は、前述の通り、時間情報に強い関連があるため、時間情報への変換は容易である。このときの時間情報は、検索すべき既知信号422が、その受信信号401の検出された時間にあることを示している。このため、たとえば、複数種類の同期信号がバーストの特定の場所に挿入されているようなシステムにおいて、この同期信号を既知信号422とし、受信バースト信号を復調信号420とする事で、復調信号420内の同期信号の種類と場所を検出することが可能となり、ひいてはシステムとの同期を図ることができる。

【0059】

また、検出部409が、相関信号427の最大からm個のピーク位置とベクトルを検出することで、伝搬経路の違いによって発生するマルチパスといった状態を推定することも可能である。

【0060】

さらに、この相関信号427は受信信号421と既知信号422の疊込演算を行い、情報成分を除去し、その差分ベクトルを用いているため、そのベクトルの角度に周波数の成分が含まれている。周波数推定部410は検出部409から出力される検出信号428からその周波数成分を検出、推定周波数429を出力する。この推定周波数429は、一般に送信機と受信機との周波数ずれとして用いることが可能であり、たとえば推定周波数429を周波数制御の制御信号として用いることもできる。

【0061】

以上、図4を用いて第4の発明の実施の形態について説明した。本説明では演算系列長430(s)が4の場合について説明を行ったが、演算系列長sは大きいほど、ノイズの平均化の効果が大きい。たとえば演算系列長s=4とすることで平均化による特性向上が見込めるため、同期などを行うときの受信環境条件が大幅に緩和され、特に劣悪なCNRの環境で大きな効果を期待できる。その反面、周波数ずれの影響で各シンボル毎に位相がずれてしまうため、演算系列長sを大きくすると周波数ずれなどの影響を受けやすくなるといった課題もある。

【0062】

このため、演算系列長sの大きさを既知信号系列長と同じ位に大きくすることは好ましくない場合もある。この演算系列長sの適正值はシンボルレートや、周波数精度、システム設計などの条件で左右されるが、一般に周波数精度はシンボルレートに対して十分高いため、s=4~6までの範囲であれば問題が起こることは少ない。

【0063】

差分演算部406については、1シンボル間の差分ベクトルを求める場合について説明をしたが、これを2シンボル間の差分ベクトルとすることで、周波数に対する差分ベクトル425の変化量が倍になるため、CNRが十分で、かつ周波数精度を向上させたい場合には、演算のシンボル間隔を大きくするとよい。

【0064】

また、相関信号427のピーク位置から、対応する既知信号422とその既知信号422の存在する時間を推定する方法について述べた。しかし、相関信号427は他に様々な特性を有しており、たとえば、複数のピークを検出することで、マルチパス環境の推定にも用いることが可能であることは前述の通りである。

【0065】

さらに、説明では1シンボル当たり1サンプルを例として取り上げたが、加算差分信号415の時間ステップを1/4とする(t+0, t+1/4, t+2/4, t+3/4, t+1, t+5/4, ...)ことで、1シンボル当たり4サンプルについても実現可能である。当然、このステップをその他に変更する事でどのようなサンプルに対しても対応可能であることは明白である。

【0066】

(実施の形態5)

図5を用いて第5の発明の実施の形態について説明する。

図5において、501は受信部、502はシフトレジスタ、503は既知信号記憶部、504はコンボルバ、505は差分演算部、506は加算部、507はパワー演算部、508はメモリ、509は検出部、519は演算長決定部、510は復調信号、511は受信信号、512は既知信号、513は短期相関信号、514は相関差分信号、515は加算差分信号、516はパワー信号、517は相関信号、518は検出信号、520は演算系列長である。

【0067】

以上のように構成されたディジタル受信機について、図5を用いてその動作について説明する。まず、送信機から送られてきた信号は受信部501により復調され、復調信号510が出力される。シフトレジスタ502は復調信号510を記憶し、推定範囲の先頭（時間 $t+0$ ）から、演算長決定部519で与えられる演算系列長520（ s とする） s シンボル分を受信信号511へ出力する（ここでは演算系列長 $s=4$ とする）。既知信号記憶部503は既知信号の先頭から s シンボル分（同上 $s=4$ ）を既知信号512へ出力する。コンボルバ504は、受信信号511と既知信号512との相関をとり、短期相関信号513を出力する。これを時間（ $t+0$ ）での短期相関信号とする。

【0068】

次に、シフトレジスタ502は1シンボルずらせた時間（ $t+1$ ）シンボルからの4シンボル分を受信信号511へ出力する。既知信号記憶部503は2シンボル目から4シンボル分を既知信号512へ出力する。コンボルバ504は前述と同様に時間（ $t+1$ ）の短期相関信号513を出力する。このようにして短期相関信号513は時間（ $t+0$ ）から時間（ $t+N-4$ ）が計算される（ N は既知信号系列の信号長）。計算された短期相関信号513は、順次、差分演算部505へ送られ、差分演算部505は短期相関信号513の1シンボル間の差分ベクトルを演算し相関差分信号514を出力する。このようにして相関差分信号514は既知信号512の1系列分が求められ、加算部506により加算され時間

($t + 0$) の加算差分信号 515 が output される。

【0069】

同様にして、 t を $t + 1$ に置き換えた時間 ($t + 1$) の加算差分信号 515 を計算する。このようにして時間 ($t + 0$) から時間 ($t + M - 1$) までの加算差分信号 515 が演算されると、パワー演算部 507 はそのベクトルパワー値を演算し、パワー信号 516 へ出力、このパワー信号 516 をメモリ 508 に記憶する。このとき、メモリ 508 へは格納場所とパワー信号 516 に対応する時間情報を、たとえば、格納場所 = 時間情報となるような規則に従って記憶することで後述の検出部 509 から時間情報を取り出すことが容易になる。

【0070】

検出部 509 はメモリ 508 から出力される相関信号 517 のうちで最大の大きさの相関信号 517 を検索し、その大きさと記憶場所を求め、これら検出情報を検出信号 518 へ出力する。

【0071】

このとき、一般に、大きさは受信信号 501 と検索すべき既知信号 512 との相関値を表しており、これが大きいほど確からしい情報であるといえる。次に、記憶場所は、前述の通り、時間情報に強い関連があるため、時間情報への変換は容易である。このときの時間情報は、検索すべき既知信号 512 が、その受信信号 501 の検出された時間にあることを示している。このため、たとえば、同期信号がバーストの特定の場所に挿入されているようなシステムにおいて、この同期信号を既知信号 512 とし、受信バースト信号を復調信号 510 とする事で、復調信号 510 内の同期信号を検出することが可能となり、ひいてはシステムとの同期を図ることができる。

【0072】

また、検出部 509 が、相関信号 517 の最大から m 個のピーク位置とベクトルを検出することで、伝搬経路の違いによって発生するマルチパスといった状態を推定することも可能である。

【0073】

以上、図 5 を用いて第 5 の発明の実施の形態について説明した。本説明では演

算系列長 520 (s) が 4 の場合について説明を行ったが、演算系列長 s は大きいほど、ノイズの平均化の効果が大きい。たとえば s = 4 とすることで平均化による特性向上が見込めるため、同期などを行うときの受信環境条件が大幅に緩和され、特に劣悪な C N R の環境で大きな効果を期待できる。その反面、周波数ずれの影響で各シンボル毎に位相がずれてしまうため、演算系列長 s を大きくすると周波数ずれなどの影響を受けやすくなるといった課題もある。

【0074】

このため、演算系列長 s の大きさを既知信号系列長と同じ位に大きくすることは好ましくない場合もある。この演算系列長 s の適正值はシンボルレートや、周波数精度、システム設計などの条件で左右されるが、一般に周波数精度はシンボルレートに対して十分高いため、 s = 4 ~ 6 までの範囲であれば問題が起こることは少ない。

【0075】

また、相関信号 517 のピーク位置から、その既知信号 512 の存在する時間を推定する方法について述べた。しかし、相関信号 517 は他に様々な特性を有しており、たとえば、複数のピークを検出することで、マルチパス環境の推定にも用いることが可能であることは前述の通りである。

【0076】

第 5 の発明では、メモリ 508 に記憶する情報をベクトルのパワー値としているため、たとえばベクトル値が (x, y) のように 2 つの要素から成り立つ情報であれば、メモリ 508 に必要となる容量を 1/2 と削減できるといった特長がある。要素の数が多くなれば、その削減効果が上昇することはいうまでもない。

【0077】

さらに、説明では 1 シンボル当たり 1 サンプルを例として取り上げたが、加算差分信号 115 の時間ステップを 1/4 とする (t + 0, t + 1/4, t + 2/4, t + 3/4, t + 1, t + 5/4, ...) ことで、1 シンボル当たり 4 サンプルについても実現可能である。当然、このステップをその他に変更する事でどのようなサンプルに対しても対応可能であることは明白である。

【0078】

(実施の形態6)

図6を用いて第6の発明の実施の形態について説明する。

【0079】

図6において、601は復調部、602はシフトレジスタ、603は既知信号系列記憶部、604は切り替え部、605はコンボルバ、606は差分演算部、607は加算部、608はパワー演算部、609はメモリ、610は検出部、611は演算長決定部、620は復調信号、621は受信信号、622は既知信号、623は選択既知信号、624は短期相関信号、625は相関差分信号、626は加算差分信号、627はパワー信号、628は相関信号、629は検出信号、630は演算系列長である。

【0080】

以上のように構成されたディジタル受信機について、図6を用いてその動作について説明する。まず、送信機から送られてきた信号は受信部601により復調され、復調信号620が出力される。シフトレジスタ602は復調信号620を記憶し、推定範囲の先頭（時間 $t+0$ ）から、演算長決定部611で与えられる演算系列長630（ s とする） s シンボル分を受信信号621へ出力する（ここでは演算系列長 $s=4$ とする）。

【0081】

切り替え部604は n 種類ある既知信号記憶部603のうち1つを選択し、選択された既知信号の先頭から s シンボル分（同上 $s=4$ ）を選択既知信号623へ出力する。コンボルバ605は、受信信号621と選択既知信号623との相関をとり、短期相関信号624を出力する。これを時間（ $t+0$ ）での短期相関信号とする。

【0082】

次に、シフトレジスタ602は1シンボルずらせた時間（ $t+1$ ）シンボルからの4シンボル分を受信信号621へ出力する。既知信号記憶部603は2シンボル目から4シンボル分を選択既知信号623へ出力する。コンボルバ605は前述と同様に時間（ $t+1$ ）の短期相関信号624を出力する。このようにして短期相関信号624は時間（ $t+0$ ）から時間（ $t+N-4$ ）が計算される（ N

は既知信号系列の信号長）。計算された短期相関信号624は、順次、差分演算部606へ送られ、差分演算部606は短期相関信号624の1シンボル間の差分ベクトルを演算し相関差分信号625を出力する。このようにして相関差分信号625は選択既知信号623の1系列分が求められ、加算部607により加算され時間($t+0$)の加算差分信号626が出力される。

【0083】

同様にして、 t を $t+1$ に置き換えた時間($t+1$)の加算差分信号626を計算する。このようにして時間($t+0$)から時間($t+M-1$)までの加算差分信号626が演算されると、パワー演算部608はそのベクトルパワー値を演算し、パワー信号627へ出力、このパワー信号627をメモリ609に記憶する。

【0084】

第1の既知信号系列622の演算が終了したら、切り替え部604は第2の既知信号系列622を選択し、用意してある全ての（或いは一部の）既知信号系列622を演算し終えるまで、上述の操作を行う。

【0085】

このとき、メモリ609へは格納場所と既知信号系列の種類とパワー信号627に対応する時間情報を、たとえば、格納場所=（既知信号系列情報、時間情報）となるような規則に従って記憶することで後述の検出部610から時間情報を取り出すことが容易になる。

【0086】

検出部610はメモリ609から出力される相関信号628のうちで最大の大きさの相関信号628を検索し、その大きさと記憶場所、対応する既知信号系列を求め、これらの検出情報を検出信号629に出力する。

【0087】

このとき、一般に、大きさは受信信号601と検索すべき既知信号622との相関値を表しており、これが大きいほど確からしい情報であるといえる。次に、記憶場所は、前述の通り、時間情報に強い関連があるため、時間情報への変換は容易である。このときの時間情報は、検索すべき既知信号622が、その受信信

号601の検出された時間にあることを示している。このため、たとえば、複数種類の同期信号がバーストの特定の場所に挿入されているようなシステムにおいて、この同期信号を既知信号622とし、受信バースト信号を復調信号620とする事で、復調信号620内の同期信号の種類と場所を検出することが可能となり、ひいてはシステムとの同期を図ることができる。

【0088】

また、検出部610が、相関信号628の最大からm個のピーク位置とベクトルを検出することで、伝搬経路の違いによって発生するマルチパスといった状態を推定することも可能である。

【0089】

以上、図6を用いて第6の発明の実施の形態について説明した。本説明では演算系列長630(s)が4の場合について説明を行ったが、演算系列長sは大きいほど、ノイズの平均化の効果が大きい。たとえば演算系列長s=4とすることで平均化による特性向上が見込めるため、同期などを行うときの受信環境条件が大幅に緩和され、特に劣悪なCNRの環境で大きな効果を期待できる。

【0090】

その反面、周波数ずれの影響で各シンボル毎に位相がずれてしまうため、演算系列長sを大きくすると周波数ずれなどの影響を受けやすくなるといった課題もある。このため、演算系列長sの大きさを既知信号系列長と同じ位に大きくすることは好ましくない場合もある。この演算系列長sの適正值はシンボルレートや、周波数精度、システム設計などの条件で左右されるが、一般に周波数精度はシンボルレートに対して十分高いため、s=4~6までの範囲であれば問題が起こることは少ない。

【0091】

また、相関信号628のピーク位置から、対応する既知信号622とその既知信号622の存在する時間を推定する方法について述べた。しかし、相関信号628は他に様々な特性を有しており、たとえば、複数のピークを検出することで、マルチパス環境の推定にも用いることが可能であることは前述の通りである。

【0092】

第6の発明では、メモリ609に記憶する情報をベクトルのパワー値としているため、たとえばベクトル値が(x, y)のように2つの要素から成り立つ情報であれば、メモリ609に必要となる容量を1/2と削減できるといった特長がある。要素の数が多くなれば、その削減効果が上昇することはいうまでもない。

【0093】

さらに、説明では1シンボル当たり1サンプルを例として取り上げたが、加算差分信号115の時間ステップを1/4とする(t+0, t+1/4, t+2/4, t+3/4, t+1, t+5/4, ...)ことで、1シンボル当たり4サンプルについても実現可能である。当然、このステップをその他に変更する事でどのようなサンプルに対しても対応可能であることは明白である。

【0094】

(実施の形態7)

図7を用いて第7の発明の実施の形態について説明する。

図7において、701は受信部、702はシフトレジスタ、703は既知信号記憶部、704はコンボルバ、705は差分演算部、706は加算部、707はメモリ、708は検出部、718は受信状況推定部、719は演算長制御部、710は復調信号、711は受信信号、712は既知信号、713は短期相関信号、714は相関差分信号、715は加算差分信号、716は相関信号、717は検出信号、720は推定受信状況、721は演算系列長である。

【0095】

以上のように構成されたディジタル受信機について、図7を用いてその動作について説明する。まず、送信機から送られてきた信号は受信部701により復調され、復調信号710が出力される。受信状況推定部718は復調信号710からそのCNRを推定し推定受信状況720を出力する。演算長制御部719は、推定受信状況720の値に応じて、たとえばCNRが良好であれば演算系列長721(s)を大きな値に、CNRが悪ければsを小さな値に制御する。

【0096】

シフトレジスタ702は復調信号710を記憶し、推定範囲の先頭(時間t+0)から、演算長制御部719で与えられる演算系列長721(sとする)sシ

ンボル分を受信信号711へ出力する（ここでは演算系列長 $s = 4$ とする）。既知信号記憶部703は既知信号の先頭から s シンボル分（同上 $s = 4$ ）を既知信号712へ出力する。コンボルバ704は、受信信号711と既知信号712との相関をとり、短期相関信号713を出力する。これを時間 $(t + 0)$ での短期相関信号とする。

【0097】

次に、シフトレジスタ702は1シンボルずらせた時間 $(t + 1)$ シンボルからの4シンボル分を受信信号711へ出力する。既知信号記憶部703は2シンボル目から4シンボル分を既知信号712へ出力する。コンボルバ704は前述と同様に時間 $(t + 1)$ の短期相関信号713を出力する。このようにして短期相関信号713は時間 $(t + 0)$ から時間 $(t + N - 4)$ が計算される（ N は既知信号系列の信号長）。計算された短期相関信号713は、順次、差分演算部705へ送られ、差分演算部705は短期相関信号713の1シンボル間の差分ベクトルを演算し相関差分信号714を出力する。このようにして相関差分信号714は既知信号712の1系列分が求められ、加算部706により加算され時間 $(t + 0)$ の加算差分信号715が出力される。

【0098】

同様にして、 t を $t + 1$ に置き換えた時間 $(t + 1)$ の加算差分信号715を計算する。このように時間 $(t + 0)$ から時間 $(t + M - 1)$ までの加算差分信号715をメモリ707に記憶する。このとき、メモリ707へは格納場所と加算差分信号715に対応する時間情報を、たとえば、格納場所=時間情報となるような規則に従って記憶することで後述の検出部708から時間情報を取り出すことが容易になる。

【0099】

検出部708はメモリ707から出力される相関信号716のベクトル系列の大きさを順次計算し、そのうちで最大の大きさを持つ相関信号716を検索し、その大きさと記憶場所、及び、そのベクトル情報を求め、これら検出情報を検出信号717へ出力する。

【0100】

このとき、一般に、大きさは受信信号701と検索すべき既知信号712との相関値を表しており、これが大きいほど確からしい情報であるといえる。次に、記憶場所は、前述の通り、時間情報に強い関連があるため、時間情報への変換は容易である。このときの時間情報は、検索すべき既知信号712が、その受信信号701の検出された時間にあることを示している。このため、たとえば、同期信号がバーストの特定の場所に挿入されているようなシステムにおいて、この同期信号を既知信号712とし、受信バースト信号を復調信号710とする事で、復調信号710内の同期信号を検出することが可能となり、ひいてはシステムとの同期を図ることができる。

【0101】

また、検出部708が、相関信号716の最大からm個のピーク位置とベクトルを検出することで、伝搬経路の違いによって発生するマルチパスといった状態を推定することも可能である。

【0102】

以上、図7を用いて第7の発明の実施の形態について説明した。本説明では演算長制御部719で与えられる演算系列長721(s)が4の場合について説明を行ったが、演算系列長sは演算長制御部719が制御する値であり、可変であることは前述の通りである。また、演算系列長sの制御については復調信号710のCNRを推定することを例として挙げたが、受信電力、受信品質(Eb/N_oなどのクオリティファクタ)でも可能であることはいうまでもない。演算系列長sの値は大きいほど、ノイズの平均化の効果が大きい。

【0103】

このため、受信状況推定部718の推定受信状況720が良好であれば演算系列長sの値を小さくすることで、演算も簡略化できることになる。また、周波数ずれがあると、その影響として各シンボル毎に位相がずれてしまい、演算系列長sを長くとった場合に誤差が生じてしまう。このため、演算系列長sの大きさを既知信号系列長と同じ位に大きくすることは好ましくない場合もある。この演算系列長sの適正值はシンボルレートや、周波数精度、システム設計などの条件で左右されるが、一般に周波数精度はシンボルレートに対して十分高いため、s =

4～6までの範囲であれば問題が起こることは少ない。

【0104】

また、相関信号716のピーク位置から、その既知信号712の存在する時間推定する方法について述べた。しかし、相関信号716は他に様々な特性を有しており、たとえば、複数のピークを検出することで、マルチパス環境の推定にも用いることが可能であることは前述の通りである。

【0105】

さらに、説明では1シンボル当たり1サンプルを例として取り上げたが、加算差分信号715の時間ステップを $1/4$ とする($t+0, t+1/4, t+2/4, t+3/4, t+1, t+5/4, \dots$)ことで、1シンボル当たり4サンプルについても実現可能である。当然、このステップをその他に変更する事でどのようなサンプルに対しても対応可能であることは明白である。

【0106】

(実施の形態8)

図8を用いて第8の発明の実施の形態について説明する。

図8において、801は復調部、802はシフトレジスタ、803は既知信号系列記憶部、804は切り替え部、805はコンボルバ、806は差分演算部、807は加算部、808はメモリ、809は検出部、819は受信状況推定部、820は演算長制御部、810は復調信号、811は受信信号、812は既知信号、813は選択既知信号、814は短期相関信号、815は相関差分信号、816は加算差分信号、817は相関信号、818は検出信号、821は推定受信状況、822は演算系列長である。

【0107】

以上のように構成されたディジタル受信機について、図8を用いてその動作について説明する。まず、送信機から送られてきた信号は受信部801により復調され、復調信号810が出力される。受信状況推定部819は復調信号810からそのCNRを推定し推定受信状況821を出力する。演算長制御部820は、推定受信状況821の値に応じて、たとえばCNRが良好であれば演算系列長822(s)を大きな値に、CNRが悪ければsを小さな値に制御する。シフトレ

ジスタ802は復調信号810を記憶し、推定範囲の先頭（時間 $t+0$ ）から、演算長制御部820で与えられる演算系列長820（ s とする） s シンボル分を受信信号811へ出力する（ここでは演算系列長 $s=4$ とする）。

【0108】

切り替え部804は n 種類ある既知信号記憶部803のうち1つを選択し、選択された既知信号の先頭から s シンボル分（同上 $s=4$ ）を選択既知信号813へ出力する。コンボルバ805は、受信信号811と選択既知信号813との相関をとり、短期相関信号814を出力する。これを時間（ $t+0$ ）での短期相関信号とする。

【0109】

次に、シフトレジスタ802は1シンボルずらせた時間（ $t+1$ ）シンボルからの4シンボル分を受信信号811へ出力する。既知信号記憶部803は2シンボル目から4シンボル分を選択既知信号813へ出力する。コンボルバ805は前述と同様に時間（ $t+1$ ）の短期相関信号814を出力する。

【0110】

このようにして短期相関信号814は時間（ $t+0$ ）から時間（ $t+N-4$ ）が計算される（ N は既知信号系列の信号長）。計算された短期相関信号814は、順次、差分演算部806へ送られ、差分演算部806は短期相関信号814の1シンボル間の差分ベクトルを演算し相関差分信号815を出力する。このようにして相関差分信号815は選択既知信号813の1系列分が求められ、加算部807により加算され時間（ $t+0$ ）の加算差分信号816が出力される。

【0111】

同様にして、 t を $t+1$ に置き換えた時間（ $t+1$ ）の加算差分信号816を計算する。このように時間（ $t+0$ ）から時間（ $t+M-1$ ）までの加算差分信号816をメモリ808に記憶する。

【0112】

第1の既知信号系列812の演算が終了したら、切り替え部804は第2の既知信号系列812を選択し、用意してある全ての（或いは一部の）既知信号系列812を演算し終えるまで、上述の操作を行う。

【0113】

このとき、メモリ808へは格納場所と既知信号系列の種類と加算差分信号816に対応する時間情報を、たとえば、格納場所=（既知信号系列情報、時間情報）となるような規則に従って記憶することで後述の検出部809から既知信号系列及び時間情報を取り出すことが容易になる。

【0114】

検出部809はメモリ808から出力される相関信号817のベクトル系列の大きさを順次計算し、そのうちで最大の大きさを持つ相関信号817を検索し、その大きさと記憶場所、対応する既知信号系列、及び、そのベクトル情報を求め、これらの検出情報を検出信号818に出力する。

【0115】

このとき、一般に、大きさは受信信号801と検索すべき既知信号812との相関値を表しており、これが大きいほど確からしい情報であるといえる。次に、記憶場所は、前述の通り、時間情報に強い関連があるため、時間情報への変換は容易である。このときの時間情報は、検索すべき既知信号812が、その受信信号801の検出された時間にあることを示している。このため、たとえば、複数種類の同期信号がバーストの特定の場所に挿入されているようなシステムにおいて、この同期信号を既知信号812とし、受信バースト信号を復調信号810とする事で、復調信号810内の同期信号の種類と場所を検出することが可能となり、ひいてはシステムとの同期を図ることができる。

【0116】

また、検出部809が、相関信号817の最大からm個のピーク位置とベクトルを検出することで、伝搬経路の違いによって発生するマルチパスといった状態を推定することも可能である。

【0117】

以上、図8を用いて第8の発明の実施の形態について説明した。本説明では演算長制御部820で与えられる演算系列長822(s)が4の場合について説明を行ったが、演算系列長sは演算長制御部820が制御する値であり、可変であることは前述の通りである。また、演算系列長sの制御については復調信号81

0のCNRを推定することを例として挙げたが、受信電力、受信品質（Eb/N₀などのクオリティファクタ）でも可能であることはいうまでもない。演算系列長sの値は大きいほど、ノイズの平均化の効果が大きい。このため、受信状況推定部819の推定受信状況821が良好であれば演算系列長sの値を小さくすることで、演算も簡略化できることになる。たとえば演算系列長s=4とすることで平均化による特性向上が見込めるため、同期などを行うときの受信環境条件が大幅に緩和され、特に劣悪なCNRの環境で大きな効果を期待できる。

【0118】

また、周波数ずれがあると、その影響として各シンボル毎に位相がずれてしまい、演算系列長sを長くとった場合に誤差が生じてしまう。このため、演算系列長sの大きさを既知信号系列長と同じ位に大きくすることは好ましくない場合もある。この演算系列長sの適正值はシンボルレートや、周波数精度、システム設計などの条件で左右されるが、一般に周波数精度はシンボルレートに対して十分高いため、s=4~6までの範囲であれば問題が起こることは少ない。

【0119】

また、相関信号817のピーク位置から、対応する既知信号812とその既知信号812の存在する時間を推定する方法について述べた。しかし、相関信号817は他に様々な特性を有しており、たとえば、複数のピークを検出することで、マルチパス環境の推定にも用いることが可能であることは前述の通りである。

【0120】

さらに、説明では1シンボル当たり1サンプルを例として取り上げたが、加算差分信号115の時間ステップを1/4とする(t+0, t+1/4, t+2/4, t+3/4, t+1, t+5/4, ...)ことで、1シンボル当たり4サンプルについても実現可能である。当然、このステップをその他に変更する事でどのようなサンプルに対しても対応可能であることは明白である。

【0121】

(実施の形態9)

図9を用いて第9の発明の実施の形態について説明する。

図9において、901は受信部、902はシフトレジスタ、903は既知信号記

憶部、904はコンボルバ、905は差分演算部、906は加算部、907はメモリ、908は検出部、909は周波数推定部、919は演算長制御部、910は復調信号、911は受信信号、912は既知信号、913は短期相関信号、914は相関差分信号、915は加算差分信号、916は相関信号、917は検出信号、918は推定周波数、920は演算系列長である。

【0122】

以上のように構成されたディジタル受信機について、図9を用いてその動作について説明する。まず、送信機から送られてきた信号は受信部901により復調され、復調信号910が出力される。演算長制御部919は、推定周波数918の値に応じて、たとえば推定周波数918が目標周波数に近ければ演算系列長920(s)を大きな値に、目標周波数から誤差が大きければsを小さな値に制御する。

【0123】

シフトレジスタ902は復調信号910を記憶し、推定範囲の先頭(時間t+0)から、演算長制御部919で与えられる演算系列長920(sとする)sシンボル分を受信信号911へ出力する(ここでは演算系列長s=4とする)。既知信号記憶部903は既知信号の先頭からsシンボル分(同上s=4)を既知信号912へ出力する。コンボルバ904は、受信信号911と既知信号912との相関をとり、短期相関信号913を出力する。これを時間(t+0)での短期相関信号とする。

【0124】

次に、シフトレジスタ902は1シンボルずらせた時間(t+1)シンボルからの4シンボル分を受信信号911へ出力する。既知信号記憶部903は2シンボル目から4シンボル分を既知信号912へ出力する。コンボルバ904は前述と同様に時間(t+1)の短期相関信号913を出力する。このようにして短期相関信号913は時間(t+0)から時間(t+N-4)が計算される(Nは既知信号系列の信号長)。

【0125】

計算された短期相関信号913は、順次、差分演算部905へ送られ、差分演

算部905は短期相関信号913の1シンボル間の差分ベクトルを演算し相関差分信号914を出力する。このようにして相関差分信号914は既知信号912の1系列分が求められ、加算部906により加算され時間($t+0$)の加算差分信号915が出力される。

【0126】

同様にして、 t を $t+1$ に置き換えた時間($t+1$)の加算差分信号915を計算する。このように時間($t+0$)から時間($t+M-1$)までの加算差分信号915をメモリ907に記憶する。このとき、メモリ907へは格納場所と加算差分信号915に対応する時間情報を、たとえば、格納場所=時間情報となるような規則に従って記憶することで後述の検出部908から時間情報を取り出すことが容易になる。

【0127】

検出部908はメモリ907から出力される相関信号916のベクトル系列の大きさを順次計算し、そのうちで最大の大きさを持つ相関信号916を検索し、その大きさと記憶場所、及び、そのベクトル情報を求め、これらの検出情報を検出信号917へ出力する。

【0128】

このとき、一般に、大きさは受信信号901と検索すべき既知信号912との相関値を表しており、これが大きいほど確からしい情報であるといえる。次に、記憶場所は、前述の通り、時間情報に強い関連があるため、時間情報への変換は容易である。このときの時間情報は、検索すべき既知信号912が、その受信信号901の検出された時間にあることを示している。このため、たとえば、同期信号がバーストの特定の場所に挿入されているようなシステムにおいて、この同期信号を既知信号912とし、受信バースト信号を復調信号910とする事で、復調信号910内の同期信号を検出することが可能となり、ひいてはシステムとの同期を図ることができる。

【0129】

また、検出部908が、相関信号916の最大からm個のピーク位置とベクトルを検出することで、伝搬経路の違いによって発生するマルチパスといった状態

を推定することも可能である。

【0130】

さらに、この相関信号916は受信信号911と既知信号912の疊込演算を行い、情報成分を除去し、その差分ベクトルを用いているため、そのベクトルの角度に周波数の成分が含まれている。周波数推定部909は検出部908から出力される検出信号917からその周波数成分を検出、推定周波数918を出力する。この推定周波数918は、一般に送信機と受信機との周波数ずれとして用いることが可能であり、たとえば推定周波数918を周波数制御の制御信号として用いることもできる。

【0131】

以上、図9を用いて第9の発明の実施の形態について説明した。本説明では演算長制御部919で与えられる演算系列長920(s)が4の場合について説明を行ったが、演算系列長sは演算長制御部919が制御する値であり、可変であることは前述の通りである。

【0132】

また、演算系列長sの制御については周波数推定部909で与えられる推定周波数918を用いることを例として挙げたが、受信電力、受信品質(Eb/N0などのクオリティファクタ)を加味した値でも可能であることはいうまでもない。演算系列長sの値は大きいほど、ノイズの平均化の効果が大きい。

【0133】

このため、周波数推定部909の推定周波数918が良好(目標値から誤差が少ない、或いは推定周波数918が周波数ずれを表している場合は絶対値が小さい)であれば演算系列長sの値を小さくすることで、演算も簡略化できることになる。第1回目に実行される場合のように周波数推定部909が推定周波数918を出力しない場合は、周波数誤差範囲、シンボルレート、感度点CNRなどから得られるシステムに最適な初期値を与えることが望ましい。

【0134】

差分演算部905については、1シンボル間の差分ベクトルを求める場合について説明をしたが、これを2シンボル間の差分ベクトルとすることで、周波数に

対する差分ベクトル914の変化量が倍になるため、CNRが十分で、かつ周波数精度を向上させたい場合には、演算のシンボル間隔を大きくするとよい。

【0135】

また、相関信号916のピーク位置から、その既知信号912の存在する時間を推定する方法について述べた。しかし、相関信号916は他に様々な特性を有しており、たとえば、複数のピークを検出することで、マルチパス環境の推定にも用いることが可能であることは前述の通りである。

【0136】

さらに、説明では1シンボル当たり1サンプルを例として取り上げたが、加算差分信号915の時間ステップを1/4とする($t+0, t+1/4, t+2/4, t+3/4, t+1, t+5/4, \dots$)ことで、1シンボル当たり4サンプルについても実現可能である。当然、このステップをその他に変更する事でどのようなサンプルに対しても対応可能であることは明白である。

【0137】

(実施の形態10)

図10を用いて第10の発明の実施の形態について説明する。図10において、1001は復調部、1002はシフトレジスタ、1003は既知信号系列記憶部、1004は切り替え部、1005はコンボルバ、1006は差分演算部、1007は加算部、1008はメモリ、1009は検出部、1010は周波数推定部、1011は演算長制御部、

1020は復調信号、1021は受信信号、1022は既知信号、1023は選択既知信号、1024は短期相関信号、1025は相関差分信号、1026は加算差分信号、1027は相関信号、1028は検出信号、1029は推定周波数、1030は演算系列長である。

【0138】

以上のように構成されたディジタル受信機について、図10を用いてその動作について説明する。まず、送信機から送られてきた信号は受信部1001により復調され、復調信号1020が出力される。演算長制御部1011は、推定周波数1029の値に応じて、たとえば推定周波数1029が目標周波数に近ければ

演算系列長 1030 (s) を大きな値に、目標周波数から誤差が大きければ s を小さな値に制御する。

【0139】

シフトレジスタ 1002 は復調信号 1020 を記憶し、推定範囲の先頭 (時間 $t + 0$) から、演算長制御部 1011 で与えられる演算系列長 1030 (s とする) s シンボル分を受信信号 1021 へ出力する (ここでは演算系列長 $s = 4$ とする)。切り替え部 1004 は n 種類ある既知信号記憶部 1003 のうち 1 つを選択し、選択された既知信号の先頭から s シンボル分 (同上 $s = 4$) を選択既知信号 1023 へ出力する。コンボルバ 1005 は、受信信号 1021 と選択既知信号 1023 との相関をとり、短期相関信号 1024 を出力する。これを時間 ($t + 0$) での短期相関信号とする。

【0140】

次に、シフトレジスタ 1002 は 1 シンボルずらせた時間 ($t + 1$) シンボルからの 4 シンボル分を受信信号 1021 へ出力する。既知信号記憶部 1003 は 2 シンボル目から 4 シンボル分を選択既知信号 1023 へ出力する。コンボルバ 1005 は前述と同様に時間 ($t + 1$) の短期相関信号 1024 を出力する。

【0141】

このようにして短期相関信号 1024 は時間 ($t + 0$) から時間 ($t + N - 4$) が計算される (N は既知信号系列の信号長)。計算された短期相関信号 1024 は、順次、差分演算部 1006 へ送られ、差分演算部 1006 は短期相関信号 1024 の 1 シンボル間の差分ベクトルを演算し相関差分信号 1025 を出力する。このようにして相関差分信号 1025 は選択既知信号 1023 の 1 系列分が求められ、加算部 1007 により加算され時間 ($t + 0$) の加算差分信号 1026 が出力される。

【0142】

同様にして、 t を $t + 1$ に置き換えた時間 ($t + 1$) の加算差分信号 1026 を計算する。このように時間 ($t + 0$) から時間 ($t + M - 1$) までの加算差分信号 1026 をメモリ 1008 に記憶する。

【0143】

第1の既知信号系列1022の演算が終了したら、切り替え部1004は第2の既知信号系列1022を選択し、用意してある全ての（或いは一部の）既知信号系列1022を演算し終えるまで、上述の操作を行う。

【0144】

このとき、メモリ1008へは格納場所と既知信号系列の種類と加算差分信号1026に対応する時間情報を、たとえば、格納場所=（既知信号系列情報、時間情報）となるような規則に従って記憶することで後述の検出部1009から既知信号系列及び時間情報を取り出すことが容易になる。

【0145】

検出部1009はメモリ1008から出力される相関信号1027のベクトル系列の大きさを順次計算し、そのうちで最大の大きさを持つ相関信号1027を検索し、その大きさと記憶場所、対応する既知信号系列、及び、そのベクトル情報を求め、これらの検出情報を検出信号1028に出力する。

【0146】

このとき、一般に、大きさは受信信号1001と検索すべき既知信号1022との相関値を表しており、これが大きいほど確からしい情報であるといえる。

【0147】

次に、記憶場所は、前述の通り、時間情報に強い関連があるため、時間情報への変換は容易である。このときの時間情報は、検索すべき既知信号1022が、その受信信号1001の検出された時間にあることを示している。このため、たとえば、複数種類の同期信号がバーストの特定の場所に挿入されているようなシステムにおいて、この同期信号を既知信号1022とし、受信バースト信号を復調信号1020とする事で、復調信号1020内の同期信号の種類と場所を検出することが可能となり、ひいてはシステムとの同期を図ることができる。

【0148】

また、検出部1009が、相関信号1027の最大からm個のピーク位置とベクトルを検出することで、伝搬経路の違いによって発生するマルチパスといった状態を推定することも可能である。

【0149】

さらに、この相関信号1027は受信信号1021と既知信号1022の疊込演算を行い、情報成分を除去し、その差分ベクトルを用いているため、そのベクトルの角度に周波数の成分が含まれている。周波数推定部1010は検出部1009から出力される検出信号1028からその周波数成分を検出、推定周波数1029を出力する。この推定周波数1029は、一般に送信機と受信機との周波数ずれとして用いることが可能であり、たとえば推定周波数1029を周波数制御の制御信号として用いることもできる。

【0150】

以上、図10を用いて第10の発明の実施の形態について説明した。本説明では演算長制御部1011で与えられる演算系列長1030(s)が4の場合について説明を行ったが、演算系列長sは演算長制御部1011が制御する値であり、可変であることは前述の通りである。

【0151】

また、演算系列長sの制御については周波数推定部1010で与えられる推定周波数1029を用いることを例として挙げたが、受信電力、受信品質(Eb/N0などのクオリティファクタ)を加味した値でも可能であることはいうまでもない。演算系列長sの値は大きいほど、ノイズの平均化の効果が大きい。このため、周波数推定部1010の推定周波数1029が良好(目標値から誤差が少ない、或いは推定周波数1029が周波数ずれを表している場合は絶対値が小さい)であれば演算系列長sの値を小さくすることで、演算も簡略化できることになる。第1回目に実行される場合のように周波数推定部1010が推定周波数1029を出力しない場合は、周波数誤差範囲、シンボルレート、感度点CNRなどから得られるシステムに最適な初期値を与えることが望ましい。

【0152】

差分演算部1006については、1シンボル間の差分ベクトルを求める場合について説明をしたが、これを2シンボル間の差分ベクトルとすることで、周波数に対する差分ベクトル1025の変化量が倍になるため、CNRが十分で、かつ周波数精度を向上させたい場合には、演算のシンボル間隔を大きくするとよい。

【0153】

また、相関信号1027のピーク位置から、対応する既知信号1022とその既知信号1022の存在する時間を推定する方法について述べた。しかし、相関信号1027は他に様々な特性を有しており、たとえば、複数のピークを検出することで、マルチパス環境の推定にも用いることが可能であることは前述の通りである。

【0154】

さらに、説明では1シンボル当たり1サンプルを例として取り上げたが、加算差分信号1015の時間ステップを $1/4$ とする($t+0, t+1/4, t+2/4, t+3/4, t+1, t+5/4, \dots$)ことで、1シンボル当たり4サンプルについても実現可能である。当然、このステップをその他に変更する事でどのようなサンプルに対しても対応可能であることは明白である。

【0155】

【発明の効果】

以上のように本発明によれば、特に劣悪な受信CNR環境下での、同期処理において大きな効果を得ることができる。また、処理は基本として差分ベクトルによって演算しており、このため受信環境の周波数ずれに影響を受けにくいため、特に電源投入後に初めてシステムに同期するときのような場合にとても効果的である。

【0156】

さらに、相関値のCNRは相対的に高いため、これらを用いてマルチパス環境の推定を行うことで、高い推定結果を得ることが期待できる。

【図面の簡単な説明】

【図1】

本発明によるディジタル受信機の第1の発明の実施の形態におけるブロック図

【図2】

本発明によるディジタル受信機の第2の発明の実施の形態におけるブロック図

【図3】

本発明によるディジタル受信機の第3の発明の実施の形態におけるブロック図

【図4】

本発明によるディジタル受信機の第4の発明の実施の形態におけるブロック図
【図5】

本発明によるディジタル受信機の第5の発明の実施の形態におけるブロック図
【図6】

本発明によるディジタル受信機の第6発明の実施の形態におけるブロック図
【図7】

本発明によるディジタル受信機の第7の発明の実施の形態におけるブロック図
【図8】

本発明によるディジタル受信機の第8の発明の実施の形態におけるブロック図
【図9】

本発明によるディジタル受信機の第9の発明の実施の形態におけるブロック図
【図10】

本発明によるディジタル受信機の第10の発明の実施の形態におけるブロック
図

【符号の説明】

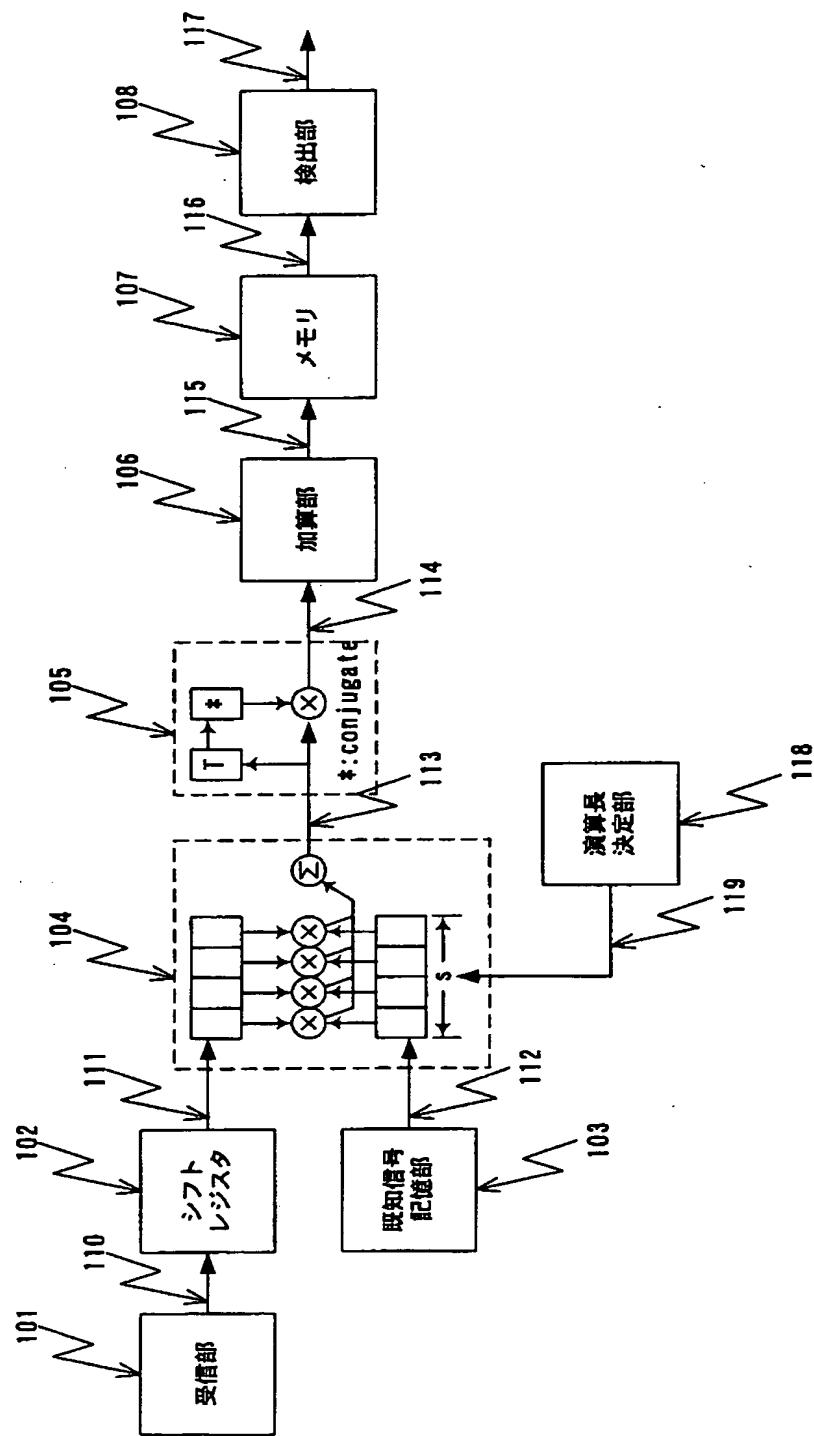
- 101、201、301、401、501、601、701、801、901
- 、1001 受信部
- 102、202、302、402、502、602、702、802、902
- 、1002 シフトレジスタ
- 103、203、303、403、503、603、703、803、903
- 、1003 既知信号記憶部
- 104、205、304、405、504、605、704、805、904
- 、1005 コンボルバ
- 105、206、305、406、505、606、705、806、905
- 、1006 差分演算部
- 106、207、306、407、506、607、706、807、906
- 、1007 加算部
- 107、208、307、408、508、609、707、808、907
- 、1008 メモリ

108、209、308、409、509、610、708、809、908
、1009 検出部
118、219、319、411、519、611、719 演算長決定部
119、220、320、430、520、630、721、822、920
、1030 演算系列長
204、320、404、604、804、1004 選択部
309、410、909、1010 周波数推定部
507、608 パワー演算部
718、819 受信状況推定部
820、919、1011 演算長制御部

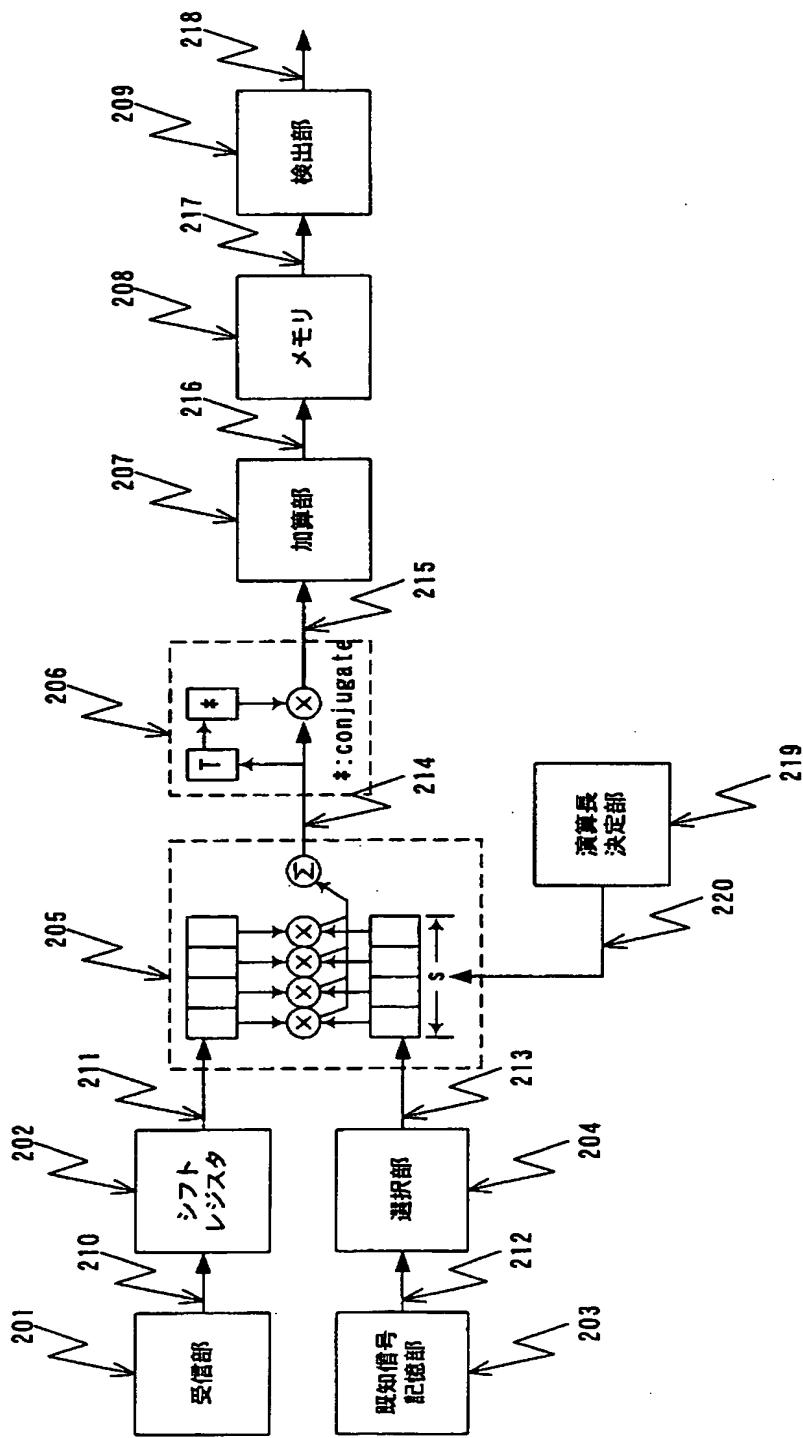
【書類名】

図面

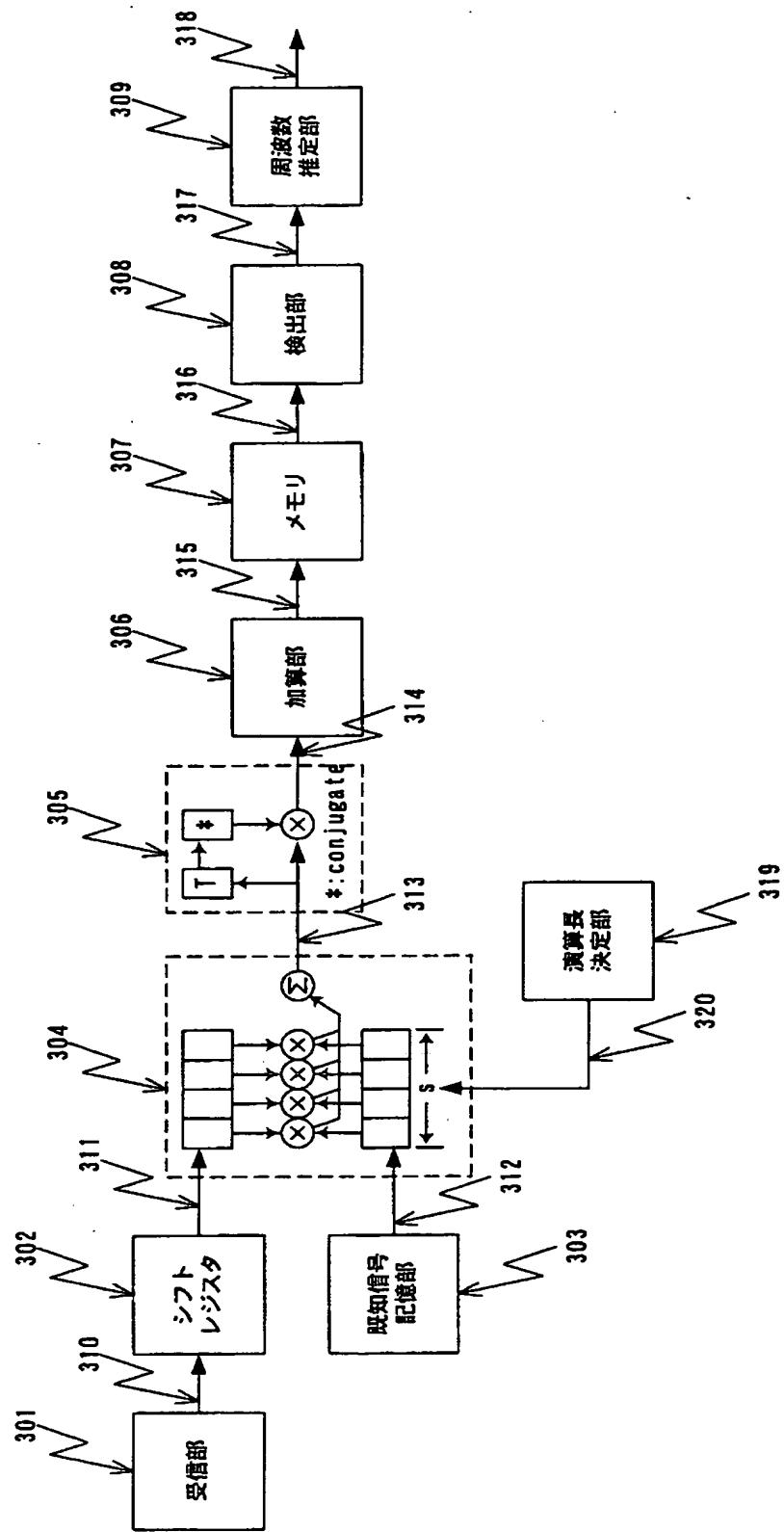
【図1】



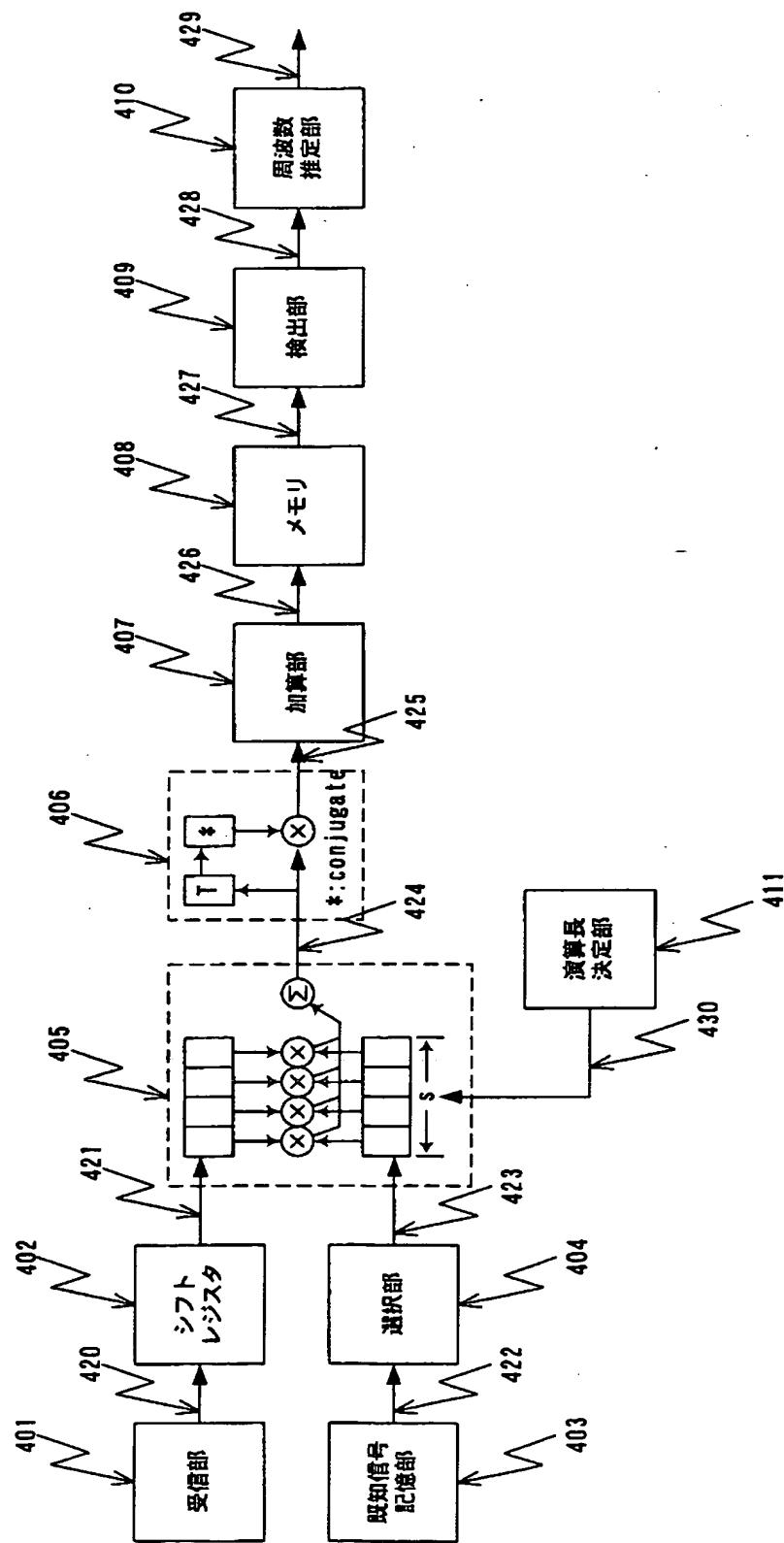
【図2】



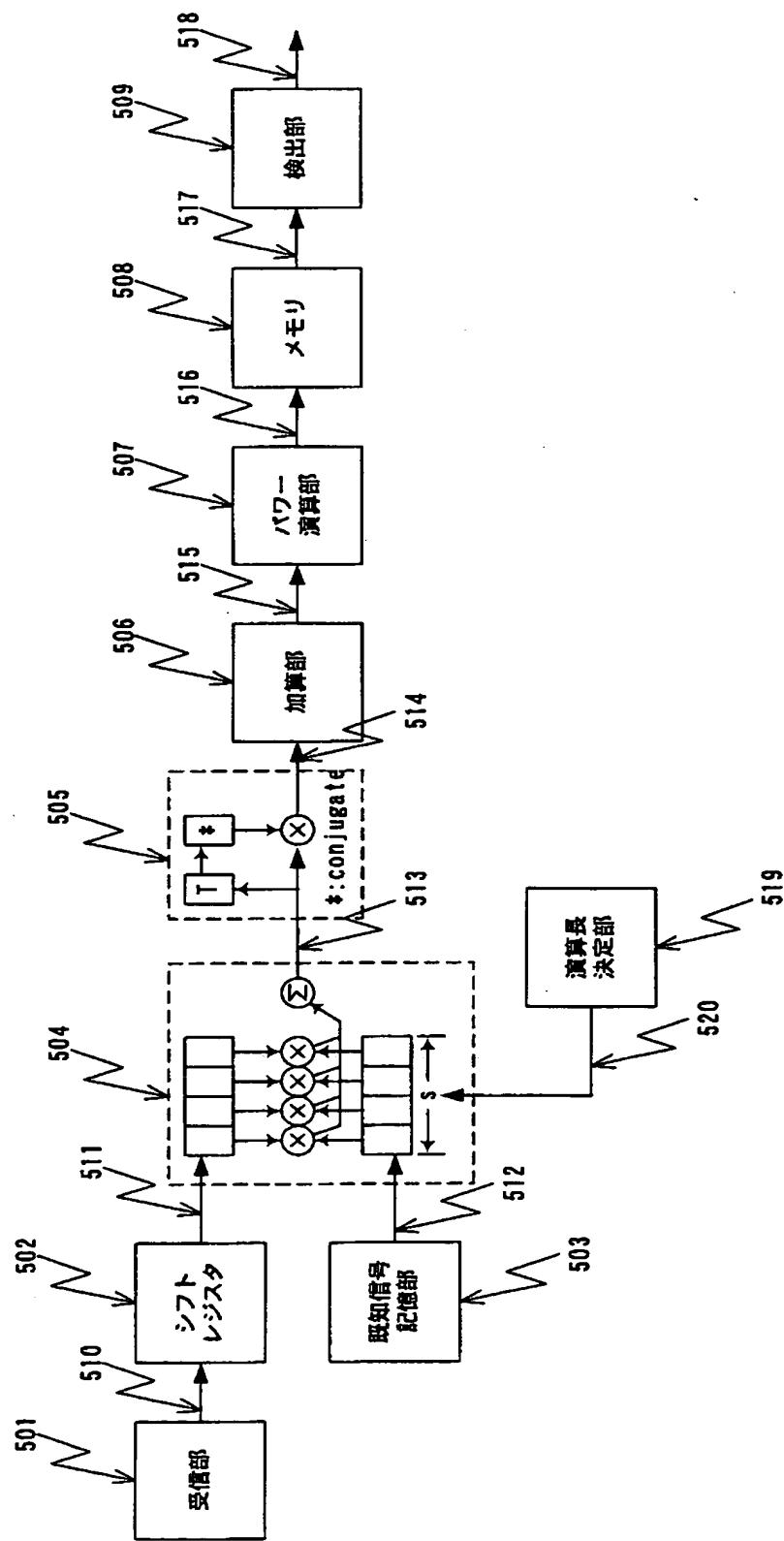
[図3]



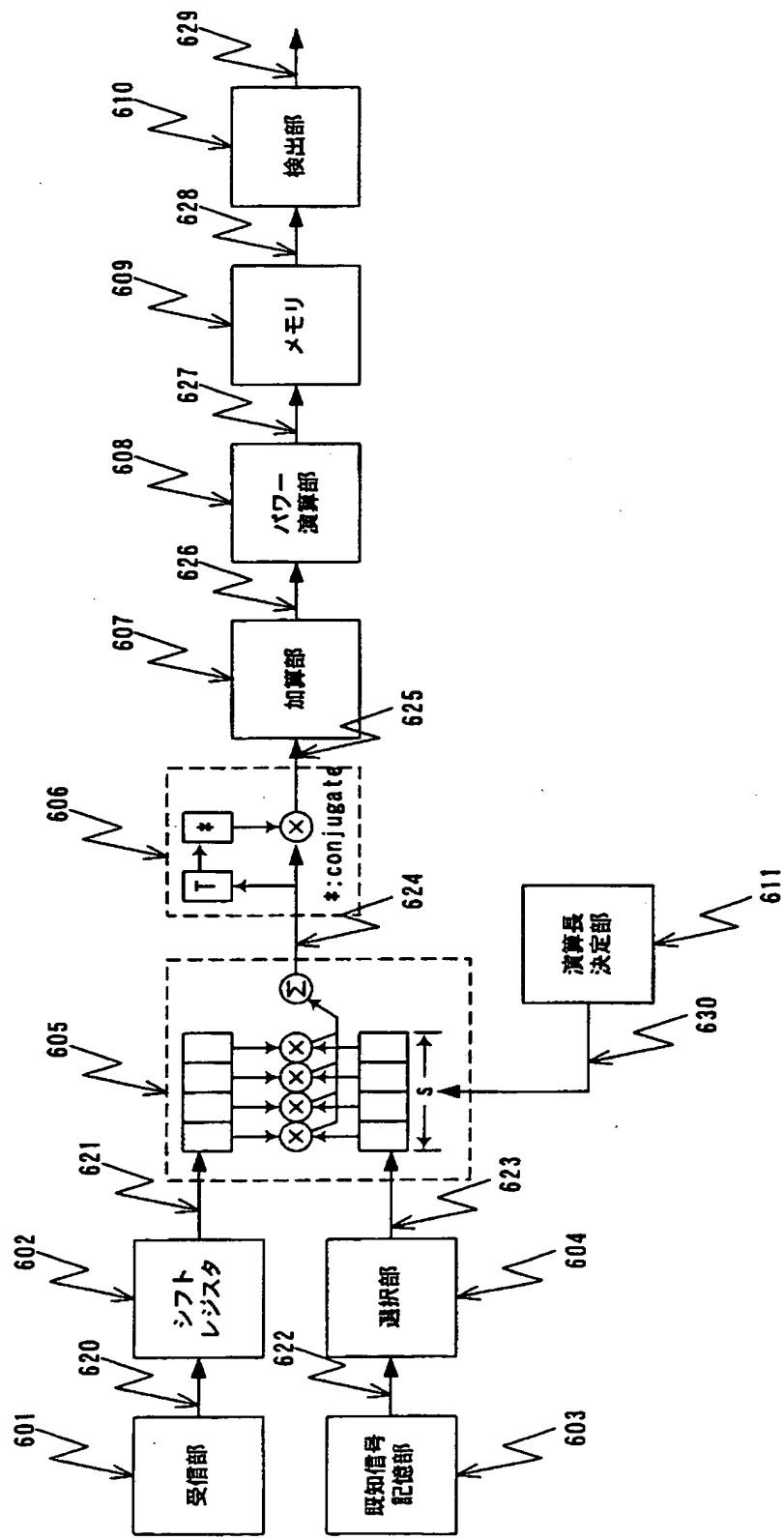
【図4】



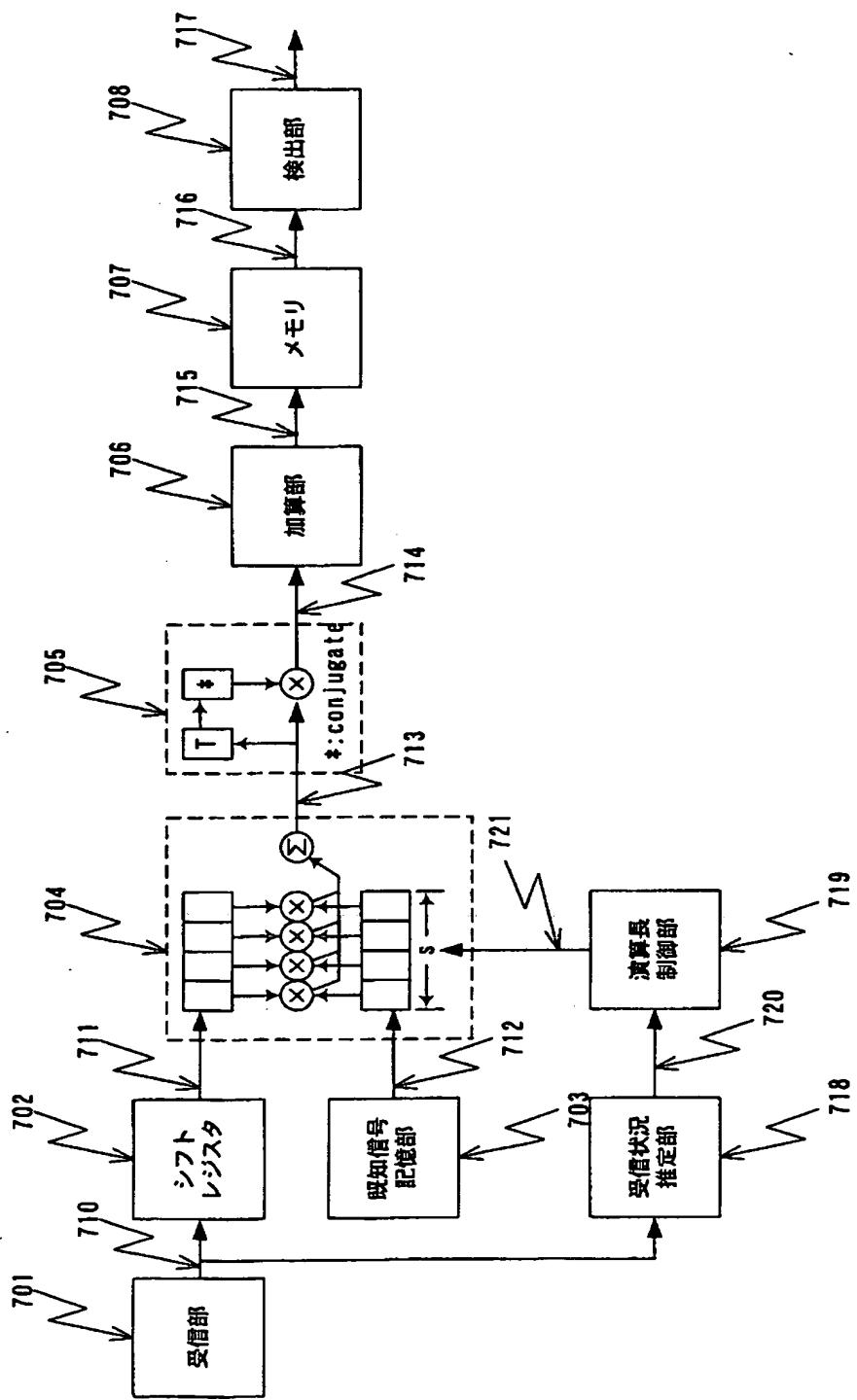
【図5】



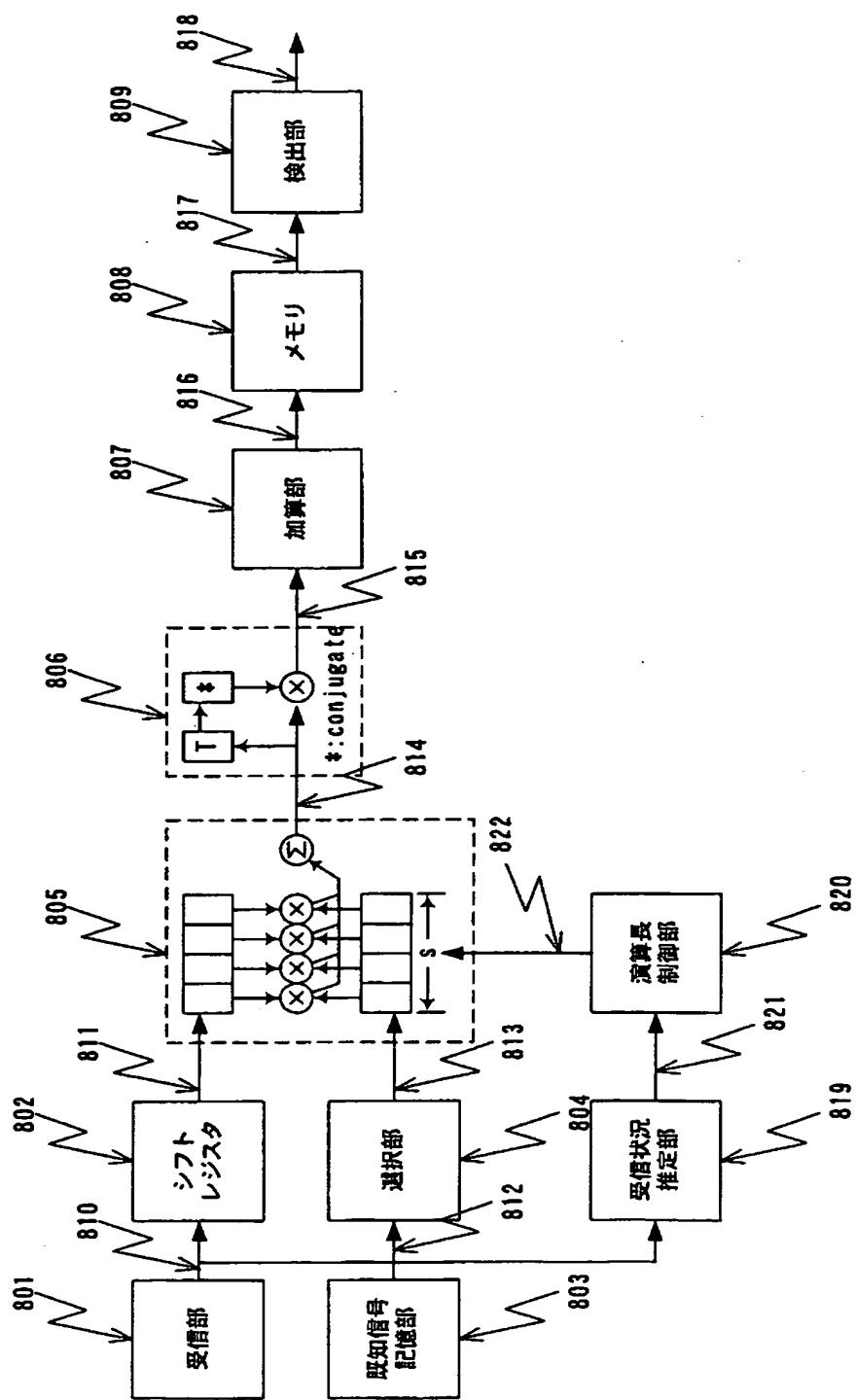
【図6】



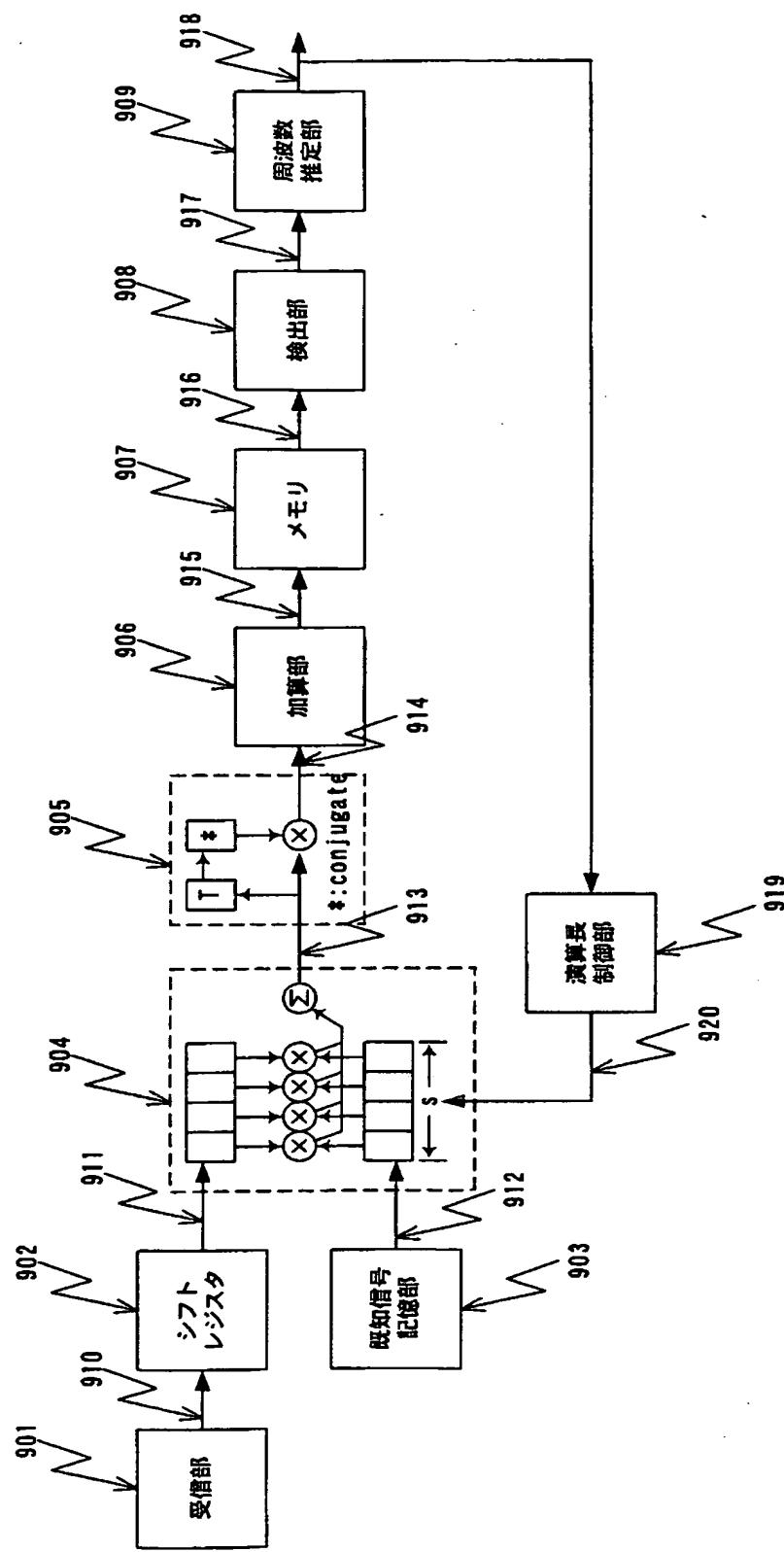
【図7】



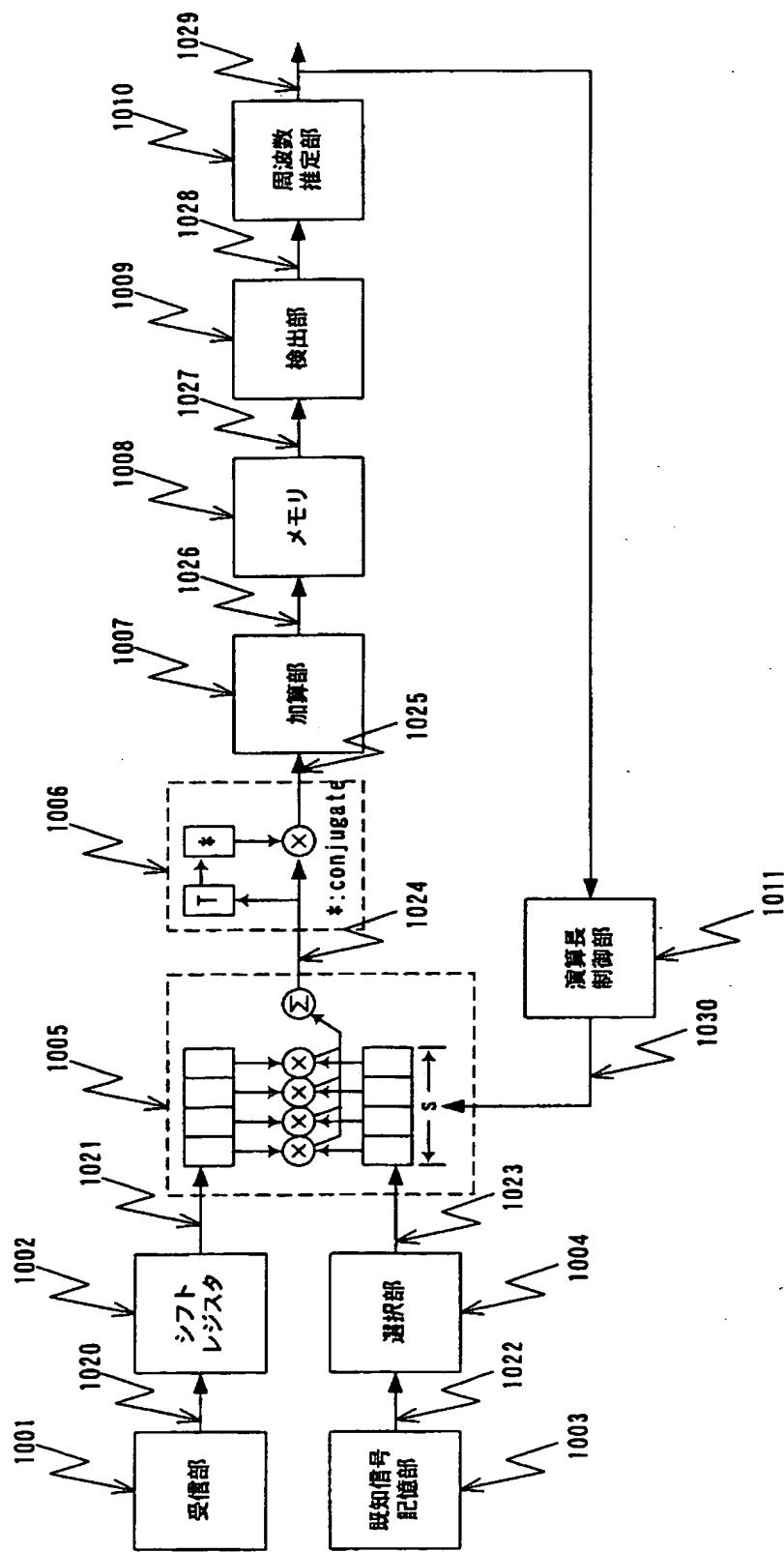
【図8】



【図9】



【図10】



【書類名】 要約書

【要約】

【課題】 ディジタル通信において、周波数・時間が不定な場合におけるCNR特性の劣化を防止し、受信環境の悪い状態でも安定した同期性能を提供する。

【解決手段】 既知信号記憶部103から順次出力される既知信号系列のうち演算長決定部118で与えられるシンボル数sとシフトレジスタ102に記憶させた受信信号系列のうちシンボル間隔で間引きしたsシンボルの信号系列との畳込積分をコンボルバ104で演算し、畳込積分した信号系列の1シンボル分の差分ベクトルを差分演算部105で演算する。演算された差分ベクトルを加算部106で順次加算し、受信信号系列を1サンプル分ずつずらせて同様に加算差分ベクトルを求め、ずらせた時間と加算差分ベクトルとを関連づけてメモリ107に記憶し、メモリ107に記憶されたベクトルの中から特定条件を満足する箇所を検出部108で検出する。

【選択図】 図1

出願人履歴情報

識別番号 [000005821]

1. 変更年月日 1990年 8月28日

[変更理由] 新規登録

住 所 大阪府門真市大字門真1006番地
氏 名 松下電器産業株式会社